

Prof. Dr. A. Bode

## Liste der gehaltenen Fachvorträge / List of Lectures

Strukturvergleich der CUU-Sprachen: LIDIA, TUTOR, PLANIT, COPI-II, COURSEWRITER II, III  
ACU-Tagung (Arbeitsgemeinschaft Computerunterstützter Unterricht),  
Universität Karlsruhe, 26./27.11.1971

Struktur und Aufbau von Autorensprachen  
Tagung: "Erstellung Computer-Unterstützter Lehrprogramme für Hochschullehrer",  
Universität Freiburg, 18.-29.09.1972

Lernersteuerung im Rechner-Gestützten Unterricht  
ACU-Tagung, Universität Zürich (ETH), 19./20.10.1973

Thesen zur Teachwareentwicklung und -Integration  
Podiumsdiskussion, ACU-Tagung, Universität Aachen, 15./16.03.1974

Definition und Implementierung eines Systems für Lernersteuerung: LEGIS  
Informatik-Kolloquium, Universität Kiel, 25.06.1974

Lernersteuerung im RGU, erste Erfahrungen mit LEGIS  
RGU '74, Universität Hamburg, 12.-14.08.1974

Learner-control in CAI, some outlines of LEGIS  
UCODI summer school, Université de Louvain (Belgien), 19.-29.08.1974

FrageLernen (inquiry) im Lerner-Gesteuerten Informationssystem LEGIS, Definition und  
Implementierung  
Fakultät für Informatik, Universität Stuttgart, 11.07.1974

Zur Implementierung der Synchronisation bei portablen Programmsystemen  
ACU-Tagung, Universität Stuttgart, 11.07.1974

Entwurf und Einsatz eines portablen RGU-Systems für die Lernersteuerung  
5. GI-Jahrestagung, Universität Dortmund, 08.-10.10.1975

Pädagogische Kriterien für den Vergleich von Programmiersprachen für die Schule  
Arbeitskreis für Formalisierung von Lehr- und Lernstrategien,  
Gesamthochschule Paderborn, 29./30.10.1975

Das Basis-Lehrsystem, eine Hilfe zur Strukturierung und Modularisierung von APL-  
Lehrprogrammen  
ACU-Tagung, Universität Bremen, 29./30.03.1976

Bitslice-Architekturen: Auswirkungen des Mangels an Kommunikationswegen auf die Struktur  
von Mikroprozessoren  
GI-NTG Fachtagung: Struktur und Betrieb von Rechensystemen,  
Universität München, 15.-17.03.1978  
Bitslice-Mikroprozessoren: Strukturen, Mikroprogrammierung und Emulation verschiedener

Rechnerarchitekturen

Elektrotechnisches Kolloquium, Reihe "Mikroprozessoren und ihre Anwendungen",  
Universität Darmstadt, 16.05.1979

Bitslice-Mikroprozessoren: Strukturen, Mikroprogrammierung und Emulation verschiedener  
Rechnerarchitekturen

Informatik Kolloquium, Universität Erlangen, 09.07.1979

Bitslice-Mikroprozessoren und Monoprozessorstrukturen

Workshop on Microcomputing, German Chapter of the ACM,  
Universität München, 24./25.10.1979

Mikroprozessorsysteme: Bausteine und Auswahlkriterien

Rahmenprogramm ELTRO-Hobby 79,

Stuttgart, Kongreßgebäude Killesberg, 05.10.1979

Mikrocomputersysteme - Probleme für den Anwender

Leitung der Podiumsdiskussion, ELTRO-Hobby 79,

Stuttgart, Kongreßgebäude Killesberg, 05.10.1979

Probleme der Emulation unkonventioneller Rechnerarchitekturen: Vertikalverarbeitung im  
Projekt EGPA

GI-NTG Fachtagung: Struktur und Betrieb von Rechensystemen,

Universität Kiel, 19.-21.03.1980

Vertical processing: the emulation of associative and parallel behavior on conventional  
hardware

EUROMICRO 80,

London, 16.-18.09.1980

Mikroprogrammierung

Mike-83-Kolloquium,

Siemens AG, München, 16.10.1980

Some results on associative processing by extending a microprogrammed general purpose

Processor 6<sup>th</sup> workshop on computer architecture for non numeric processing ACM-IEEE,  
Hyères, Frankreich, 09.-11.06.1981

Mikroprogrammierte Assoziativbefehle im EGPA-Projekt: eine Studie zur vertikalen Verlagerung

Informatik-Kolloquium,

Universität Karlsruhe, 22.06.1981

Vertikalverarbeitung: Implementierung und Auswertung einer unkonventionellen  
Rechnerarchitektur

Universität Bremen, 15.04.1983

Rapport sur les activités de l'informatique à Erlangen - une introduction et considération  
plus approfondie du projet EGPA

Universität Erlangen, ER-INF 83, Tag der Erlanger Informatik, 27.04.1983

Microprogrammed Associative Instructions: Results and Analysis of a Case Study in Vertical  
Migration

Micro-16 (the 16<sup>th</sup> annual microprogramming workshop, ACM Sigimicro, IEEE TC-micro),

12.-14.10.1983, Downingtown, PA USA

Description of Bitslice/Microprocessor Systems by a Machine  
Independent Notation and its Applications to the Compaction Problem Advanced Micro Devices  
(AMD), Sunnyvale, CA USA, 17.10.1983

The EGPA Multiprocessor, an Unconventional Parallel Architecture: Structure, Applications  
and Evaluation  
Victoria University of Wellington, New Zealand, 21.10.1983

The EGPA Multiprocessor and Vertical Processing: A Case Study in Computer Architecture  
University of Auckland, New Zealand, 21.10.1983

Ein formales Modell zur Beschreibung von Mikroarchitekturen und seine Anwendung für  
die Optimierung von Mikroprogrammen  
Informatik-Kolloquium, Universität Bremen, 26.10.1983

Vertikalverarbeitung: Emulation von assoziativem Verhalten auf mikroprogrammierbaren  
Allzweck-Rechnern  
Universität Graz, Österreich, 04.11.1983

Zur „Optimierung“ von Mikroprogrammen: Kompaktifizierung und Speicherbedarfsreduzierung  
auf der Basis einer formalen Mikroarchitektur-Beschreibung  
Universität Saarbrücken, 19.11.1983

Zur automatischen Behandlung der Mikroprogrammierung  
Universität Passau, 19.12.1983

Vertikalverarbeitung: Wertung und Vergleich mit anderen Implementierungen von assoziativen  
Architekturen  
Siemens AG, München, 18.01.1984

Zur „Optimierung“ von Mikroarchitekturen und Mikroprogrammen: Motivation, Voraussetzungen  
und Algorithmen  
Universität Hamburg, 07.02.1984

Vertikalverarbeitung: Prinzip, Implementierung, Auswertung und Anwendungen  
Siemens AG, München-Perlach, 15.03.1984

Ein mikroprogrammierter Assoziativrechnermodus im Rahmen eines Multiprozessorsystems  
Universität Marburg, 16.05.1984

Gedanken zu einem Mehrgitter- (Arithmetik-) Zusatz für den Knotenprozessor eines pyramiden-  
förmigen Multiprozessors  
Workshop Rechnerarchitektur „Superschnelle Lösungsverfahren/adäquate Rechnerarchitektur  
für die numerische Simulation“,  
Universität Erlangen-Nürnberg, 15.06.1984

Stellt die Hochintegration neue Anforderungen an die Rechnerarchitektur?  
Habitationsvortrag, Universität Erlangen-Nürnberg, 27.06.1984

Parallel Processing on an Unconventional Computer Architecture: the EGPA Project

Monash University, Melbourne-Clayton, Victoria, Australien, 18.10.1984

A Model for the Description of Microarchitectures and its Application to the Optimization of Microprograms

University of Auckland, New Zealand, 23.10.1984

Rechnerarchitektur, Definitionen und Standortbestimmung  
Informatik-Kolloquium, Fernuniversität Hagen, 12.12.1984

Zur Optimierung von Mikroarchitekturen und Mikroprogrammen: Motivation, Voraussetzungen und Algorithmen

Tag der Erlanger Informatik 1985, 26.04.1985

Supercomputer Activities at the University of Erlangen-Nürnberg

3. Deutsch-Französisches Forum Informationstechnologie, München, 13.06.1985

Multigrid Oriented Computer Architecture

1985 International Conference on Parallel Processing,  
IEEE-ACM, St. Charles, Illinois, 21.08.1985

Sprachorientierte Rechnerarchitekturen

Ferienakademie: Rechnerarchitektur-Strukturen und Möglichkeiten,  
Sarntal, Südtirol, 26.09.1985

RISC und LISP

1. Workshop zum Thema LISP, RISC

Organisation des Workshops und Abhalten der folgenden Vorträge:

1. Rechnerarchitektur, Halbleitertechnologie und RISC-Architekturen

2. Gemeinsame Eigenschaften von RISC-Architekturen

3. Spezielle Eigenschaften ausgewählter RISC-Architekturen

4. Einige RISCs im Detail

5. RISC versus CISC

Siemens AG, München-Perlach, 10.01.1986

Vertikale Verlagerung für LISP

2. Workshop zum Thema LISP, RISC

Beteiligung an der Organisation des Workshops und Abhalten folgender Vorträge:

1. Die Architekturprinzipien: Vertikale Verlagerung und Tagged Architecture

2. Maschinenbefehlssatz und Implementierungsstrategien von SPICE LISP

Siemens AG, München-Perlach, 24.01.1986

Seminar: Höchstleistungsrechner und deren Anwendungsbereiche

Drei Vorträge: „Innovative Rechnerstrukturen I und II“, „Erlanger Supercomputer-Konzept“  
MBB, Ottobrunn, 26./27.02.1986

Moderne Rechnerstrukturen: Was ist ein guter Befehlssatz?

Software Meeting, Schloss Pommersfelden, 07.03.1986

A highly parallel architecture based on a distributed shared memory

IFIP working conference on "Highly parallel computers for numerical and signal processing applications",

Nice Frankreich, 24.03.1986

Neue Rechner-Infrastrukturen: Argumente für und gegen reduzierte Befehlssätze (RISC)  
ER-INF '86, Erlanger Tag der Informatik, Erlangen, 25.04.1986

Parallelrechnerstrukturen nach dem Konzept des verteilten gemeinsamen Speichers  
Technische Universität Wien, Österreich, 29.04.1986

Neue Architekturen für Superrechner  
Universität Oldenburg, 13.05.1986

Parallele Architekturen für LISP  
3. Workshop zum Thema LISP, RISC  
Beteiligung an der Organisation des Workshops und Abhalten folgender Vorträge:  
1. Hardware für Parallelrechner: Stand und Probleme  
3. Connection Machine von Thinking Machines  
6. Übersicht über weitere Systeme  
7. Bewertung und Abschlussdiskussion  
Siemens AG, München-Perlach, 06.06.1986

Superrechner: Architektur, Klassifikation und Bewertung  
Seminarreihe Strömungsmechanik,  
Universität Erlangen, 20.06.1986

RISC-Architekturen: Neue Wege der Rechnerarchitektur bei der Gestaltung von  
Maschinenbefehlssätzen?  
Informatik Kolloquium, Siemens AG, München, 10.07.1986

Parallele Architekturen für Höchstleistungsrechner  
Technische Universität Hamburg-Harburg, 25.09.1986

Parallelrechner: Architektur, Klassifikation und Bewertung  
Informatik-Kolloquium, TU München, 20.11.1986

Zur Architektur von Höchstleistungsrechnern: Parallelisierung und Individualisierung  
Universität Würzburg, 26.11.1986

Rechnerarchitekturen für die Künstliche Intelligenz  
Informatik-Kolloquium, TU Graz, Österreich, 28.11.1986

Konzepte für Parallelrechner: Struktur und Komponenten  
Universität Bern, Schweiz, 30.01.1987

Multiprocessor Algorithms and Architecture  
Invited lecture: Algorithmy '87,  
Strbske Pleso, Tschechoslowakei, 07.04.1987

Zur Architektur von Höchstleistungsrechnern: Parallelität und Individualisierung durch  
Mikroprogrammierung  
Universität Dortmund, 14.04.1987

Pipeline- und Parallelprozessorstrukturen  
Universität Tübingen, 29.04.1987

Entwicklungstendenzen der Rechnerarchitektur  
HP-Seminar „Anwender-Erwartungen und Trends in der Computertechnologie“,  
München, 18.02.1988

#### RISC-Architekturen

Leitung des Lehrgangs und Abhalten folgender Vorträge:

1. Einführung: Rechnerarchitektur und Technologieentwicklung von CISC zu RISC
2. Architekturmerkmale von RISC-Rechnern
12. Abschlussdiskussion

Technische Akademie Esslingen, 11.-13.04.1988

Multiprocessor activities at Technical University of Munich  
Intel Scientific Computers, Beaverton, Oregon, USA, 21.04.1988

Processor requirements for efficient multi-RISC development environments Advanced Micro  
Devices,  
Sunnyvale, California, USA, 25.04.1988

Computer Architecture and CAE workstations  
Valid Logic Systems, San Jose, California, USA, 25.04.1988

Future Computer Architectures: RISC and Parallel Processing  
European Editorial Seminar: Computer Technologies,  
Hewlett Packard, Lausanne, Schweiz, 15.09.1988

RISC - Eine Einführung  
MOTOROLA RISC Seminar,  
München, 20.10.1988

Parallel Computers for enhanced performance and reliability  
Workshop on quantitative spectroscopy in tissue, Institut für Physiologie und Kardiologie,  
Universität Erlangen-Nürnberg, 15.11.1988

RISC und Parallelität  
Seminar der Deutschen Informatik Akademie: RISC-Architekturen,  
München, 13.12.1988

Eine Werkzeugumgebung für die effiziente Nutzung von Multiprozessorsystemen  
Informatik-Kolloquium, Johann Wolfgang Goethe Universität Frankfurt, gemeinsam mit  
German Chapter of the IEEE Society,  
Frankfurt am Main, 31.01.1989

Ein Lastgenerator zur Erzeugung synthetischer Programme  
PARS Workshop,  
Siemens AG, München, 10.-12.04.1989

#### RISC-Architekturen

Leitung des Lehrgangs und Abhalten folgender Vorträge:

1. Einführung: Rechnerarchitektur und Technologieentwicklung: von CISC zu RISC
2. Architekturmerkmale von RISC-Rechnern
12. Abschlussdiskussion: RISC und Parallelität

Technische Akademie Esslingen, 12.-14.04.1989

RISC und Parallelität

Workshop RISC-Architekturen - Philosophie, Beurteilungskriterien, Perspektiven, DIA,  
München, 24.-25.04.89

Werkzeuge für die effiziente Nutzung von Multiprozessorsystemen

Informatik-Kolloquium, Universität der Bundeswehr Neubiberg, 09.05.89

Programming Hypercube Systems

Speedup, 7<sup>th</sup> workshop on Vector and Parallel Computing: Massively parallel systems,  
Universität Bern, Schweiz, 19.05.89

Multiprozessoren: Status und Zukunft

Gesellschaft für Reaktorsicherheit (GRS), Garching, 31.05.89

RISC and Parallel Processing

Monash University, Clayton, Victoria, Australien, 29.09.89

Computer Architectures for Artificial Intelligence Applications

Deakin University, Geelong, Victoria, Australien, 28.09.89

RISC and Parallel Processing

University of Tasmania, Hobart, Tasmanien, Australien, 02.10.89

Parallel Machines, Computer Architecture and Compaction Techniques

Australian National University, Canberra, Australian Capital Territory, Australien, 04.10.89

Hypercube Architectures and their Applications

University College, The University of New South Wales, Australian Defense Force  
Academy, Canberra, Australien, 05.10.89

Computer Architectures for Artificial Intelligence Applications

University of Newcastle, New South Wales, Australien, 06.10.89

Parallel Computer Architectures: New Trends and Perspectives

Macquarie University, North Ryde, Sydney, Australien, 09.10.89

Computer Architectures for Artificial Intelligence Applications

CSIRO, North Ryde, Sydney, Australien, 10.10.89

Parallel Computer Architectures: New Trends and Perspectives

The University of Wollongong, Wollongong, New South Wales, Australien, 11.10.89

RISC and Parallel Processing

The University of Wollongong, Wollongong, New South Wales, Australien, 12.10.89

Computer Architectures for Artificial Intelligence Applications

Griffith University, Nathan, Brisbane, Queensland, Australien, 16.10.89

Parallel Computer Architectures: New Trends and Perspectives

The University of Queensland, St. Lucia, Brisbane, Queensland, Australien, 17.10.89

Tools for Parallel Systems

Monash University, Clayton, Melbourne, Victoria, Australien, 26.10.89

RISC und Parallelität

Workshop RISC-Architekturen - Philosophie, Beurteilungskriterien, Perspektiven,  
Deutsche Informatik Akademie, Bonn, 4.-5.12.1989

Parallelrechnerstrukturen und deren Eigenschaften im Hinblick auf numerische Lösungen  
von Strömungsproblemen

Seminar „Neue numerische Methoden und Parallelrechnerstrukturen für numerische Lösungen  
von Strömungsproblemen“, Erlangen, 13.12.1989

Eine Fallstudie zur effizienten Nutzung von Parallelrechnern

Nachrichtentechnisches Kolloquium, Technische Universität Braunschweig, 16.01.1990

Virtualisierung von Parallelität, eine Fallstudie

Informatik-Kolloquium, Universität Erlangen-Nürnberg, 05.02.1990

Zum dynamischen Lastausgleich in Multiprozessorsystemen

Elektrotechnisches Kolloquium, RWTH Aachen, 02.04.1990

RISC-Architekturen

Leitung des Lehrgangs und Abhalten folgender Vorträge:

1. Einführung: Rechnerarchitektur und Technologieentwicklung: von CISC zu RISC

2. Architekturmerkmale von RISC-Rechnern

13. Abschlussdiskussion: RISC und Parallelität

Technische Akademie Esslingen, 04.-06.04.1990

RISC-Architekturen: Status und Zukunft

GI-ACM Regionalgruppe Nürnberg-Fürth-Erlangen, Nürnberg, 08.05.1990

Werkzeuge zur Virtualisierung paralleler Architekturen

Elektrotechnisches Kolloquium, Universität Paderborn, 15.05.1990

Performance Measurement for Load Balancing Strategies in Multiprocessor Systems

Workshop Computer Architecture and Performance, IBFI, Dagstuhl, 18.-20.06.1990

RISC-Architekturen: Entwicklung - Stand der Technik - Ausblick

Eingeladener Vortrag, Schweizer Informatikertag, Bern, Schweiz, 26.10.1990

RISC Mikroprozessoren: Status und Zukunft

RISC '90, 1. Internationale Fachmesse und Kongress für RISC/Transputer-Architekturen  
und Anwendungen, Karlsruhe, 28.11.1990

Teilnahme an der Panel-discussion: Distributed and shared memory systems: convergence  
or divergence

CONPAR90-VAPP IV, Joint international Conference, Zürich, Schweiz, 10.-13.09.1990

Leitung der Round-Table-Diskussion: RISC gegen CISC

Computerwoche, IDG-Verlag, München, 17.09.1990

RISC-Architekturen: Entwicklung - Stand der Technik - Ausblick  
Informatik-Kolloquium, Universität Basel, Schweiz, 19.12.1990

Architekturen von CISC- und RISC-Prozessoren und ihr Einsatz in Workstations  
Workshop: Workstations; Architektur, Anwendungen und Entwicklungstrends,  
Fernuniversität Hagen, 19.02.1991

RISC-Architekturen, Merkmale - Systeme - Anwendungen  
Leitung des Lehrgangs und Abhalten folgender Vorträge:  
1. Einführung: Rechnerarchitektur und Technologieentwicklung: von CISC zu RISC  
2. Architekturmerkmale von RISC-Prozessoren  
14. RISC und Parallelismus  
Technische Akademie Esslingen, 08.-10.04.1991

Parallelrechner: Ausführungsmodelle, Lastausgleich, Fehlertoleranz  
Symposium Rechnerarchitekturen, DECollege, Köln, 17.-19.04.1991

Programmierungsumgebungen für Multiprozessorsysteme mit verteilter Speicher  
Kolloquium Institut für Wissenschaftliches Rechnen, Universität Heidelberg, 03.05.1991

Load Balancing in Distributed Memory Multiprocessors  
Invited Talk, COMPEURO 91, Bologna, Italien, 14.05.1991

Entwicklung und Implementierung von Algorithmen zur Lösung der Euler- und Navier-Stokes-Gleichungen auf Parallelrechnern  
1. Kolloquium DFG-Schwerpunktprogramm „Strömungssimulationen mit Hochleistungsrechnern“, RWTH Aachen, 06.06.1991  
2. Rechner-Architekturen für RISC-Systeme, Informatik-Kolloquium Fa. Ciba-Geigy, Basel, 25.06.1991

Eine Werkzeugumgebung mit dynamischem Lastausgleich  
Elektrotechnisches Kolloquium, TH Darmstadt, 01.07.1991

RISC-Architekturen - Status und Zukunft  
Kolloquium des Instituts für Mikroelektronik Stuttgart IMS, 28.08.1991

Multiprozessorsysteme, Supercomputer, Supercomputing  
Hochschulseminar Computersysteme, IBM Sindelfingen, 17.09.1991

RISC-Architekturen: Stand der Technik - zukünftige Entwicklungen  
Tutorium anlässlich der ASIM 91, 7. Symposium Simulationstechnik, Hagen, 23.09.1991

Parallele Rechnersysteme: Überblick, Probleme und Anwendungen  
GI-Regionalgruppe, TU Chemnitz, 25.09.1991

Lastausgleich in Parallelrechnersystemen  
Eingeladener Vortrag, Symposium: Angewandte Informatik und Software,  
Siemens AG, München, 01.10.1991

Die Zukunft der Parallelrechner  
Systems '91, Systems-Studio „Der aktuelle Gast“,  
aufgezeichnetes Interview durch U.J. Froitzheim, W. Rauscheder (highTech),

München, 22.10.1991

Parallelrechner auf der Basis von RISC  
Tutorium anlässlich der RISC '91, Karlsruhe, 26.11.1991

Informatik und High Performance Scientific Computing  
Bericht der Arbeitsgruppe Informatik, Symposium BMFT-High Performance Scientific Computing-  
Initiative (HPSC), Bonn, 02.12.1991

RISC-Architekturen  
Symposium Prozessorstrukturen, IBM, Sindelfingen, 04.12.1991  
Eine Werkzeugumgebung für Multiprozessoren mit dynamischem Lastausgleich  
Informatik-Kolloquium, Universität Wien, 12.12.1991

Parallelrechnerarchitekturen und ihre Programmierung  
GI-ACM-Regionalgruppe München, 13.01.1992

Mehrprozessorsysteme, Supercomputer, Parallelrechner  
Symposium Spezialsysteme, IBM, Sindelfingen, 03.02.1992

State-of-the-art of parallel systems and key areas for future research  
Invited lecture: Workshop "Towards massively parallel systems",  
Monte Verita, Ascona, Schweiz, 16.-18.03.1992

Panel Discussion: Interaction between Hardware, Architecture and Software Development  
Workshop "Towards massively parallel systems", Monte Verita, Ascona, Schweiz, 17.03.1992

RISC-Architekturen, Entwicklung, Stand der Technik, Ausblick  
Fernsehproduktion WDR3, FU Hagen, ausgestrahlt im WDR3, 28.03.1992

Programmierwerkzeuge für Parallelrechner  
Symposium „Rechnerarchitekturen '92", DeCollege, München, 15.05.1992

Mehrprozessorsysteme  
Hochschulseminar Computersysteme, IBM Sindelfingen, 19.05.1992

RISC-Architekturen und Parallelität  
Informatik-Kolloquium, Universität Zürich, 10.06.1992

Entwicklungen auf dem Gebiet moderner Prozessorarchitekturen  
GI Regionalgruppe Rostock/Wismar, 17.06.1992

Parallelrechnen an der TU München  
Gemeinsame Pressekonferenz Fa. PARSYTEC, TU München, 08.07.1992

Parallelrechnen an der TU München und anderswo  
Eingeladener Vortrag, 1. Münchner Come-Together-Abend,  
Fa. PARSYTEC, München, 08.07.1992

Tools for Parallel Systems - an update  
Intel European Supercomputer User's Group Meeting, Lyon, Frankreich, 30.08.1992

TOPSYS - an update on tools for parallel systems  
Intel Super Computer User's Group Meeting, Dallas, Texas, USA, 05.10.1992

SFB 342 Übersicht  
Gemeinsames Kolloquium der SFBs 182, 342, München, 08.10.1992

Programmierung von Parallelrechnern  
25 Jahre Informatik, Gründung der Fakultät, Verleihung des F.L. Bauer-Preises,  
TU München, 27.11.1992

Parallelrechner und ihre Programmierung  
Eingeladener Festvortrag Eröffnungskolloquium der Chemnitzer DFG-Forschergruppe "Scientific  
Parallel Computing", TU Chemnitz, 22.03.1993

Parallelrechner für die Strömungsberechnung  
Eingeladener Vortrag, 1st TASCow User Conference, Rottach-Egern, 27.04.1993

Workstation - Architekturen und Parallelismus  
Eingeladener Hauptvortrag, GI-ITG-Workshop APS '93 Arbeitsplatzrechnersysteme,  
Hagen, 25.05.1993

Parallelrechner und ihre Programmierung  
Seminar des Graduiertenkollegs „Parallele und verteilte Systeme“,  
Universität Stuttgart, 02.06.1993

Neue Möglichkeiten durch Hochleistungs-Parallelrechner  
Symposium Technisch-Wissenschaftliches Hochleistungsrechnen,  
FORTWIHR, München, 17.06.1993

Parallel Processing at TU München, activity update,  
Intel European Supercomputer User's Group Meeting, München, 18.06.1993

Wozu benötigt man Parallelrechner  
Newman-Verein e.V., München, 13.07.1993

Projektbericht: Werkzeuge und Methoden für die Nutzung paralleler Rechnerarchitekturen  
GI-Jahrestagung, Dresden, 29.09.1993

Simulating a Paragon XP/S on a network of workstations  
Intel Supercomputer User's Group Meeting, St. Louis, USA, 04.10.1993

Monitoring and Visualization in TOPSYS  
Special Interest Group on Visualization, ISUG, St. Louis, USA, 05.10.1993

Neue Möglichkeiten mit Parallelrechnern  
Kolloquium, DATEV, Nürnberg, 11.10.1993

CFD on Parallel Machines  
SPACE COURSE, TU München, 13.10.1993

Werkzeuge und Methoden für die Nutzung paralleler Rechnerarchitekturen, Übersichtsvortrag  
EURO-ARCH '93, SYSTEMS '93, München, 18.10.1993

Aktivitäten des GI Fachbereichs 4 " Informationstechnik und Technische Nutzung der Informatik"  
Vortrag und Teilnahme an Podiumsdiskussion, Jahrestagung 1993 der CIC (Chemie-  
Information-Computer) "Softwareentwicklung in der Chemie",  
Seeheim-Jugenheim, 19.11.1993

Parallelrechner und ihre Programmierung  
Informatik Kommission der Bayerischen Akademie der Wissenschaften  
München, 14.12.1993

Parallelrechner und ihre Programmierung  
Informatik Kolloquium der Universität Linz, Österreich, 27.01.1994

Werkzeuge zur Leistungsmessung in massiv parallelen Rechensystemen  
Eingeladener Vortrag, Symposium "Massiv paralleles Rechnen, Perspektiven für die  
Anwendung",  
Technische Universität Hamburg-Harburg, 08.02.1994

Prozessoren, Stand und Entwicklungstendenzen Symposium " Tendenzen in der Informations-  
Technik",  
IBM Bildungszentrum Herrenberg, 22.02.1994

Rechnen in Netzen  
Seminar " Kommunikationsnetze", IBM Bildungszentrum Herrenberg, 11.04.1994

Parallel Program Performance Analysis and Visualization  
Invited Contribution, Workshop on Environments and Tools for Parallel Scientific Computing,  
Walland, TN, USA, 27.05.1994

Parallelarbeit vernetzter Workstations: Hardware und Software  
Eingeladener Vortrag, Workshop "Parallele Datenverarbeitung im Verbund von Hochleistungs-  
Workstations",  
Universität Koblenz, 16.06.1994

Teamarbeit im Computer:"Chancen einer neuen Technologie"  
Vortragsreihe Informatik, Universität Augsburg, 29.06.1994

Werkzeuge für enggekoppelte Rechnersysteme  
Workshop "Parallelrechner: Systeme und Anwendungen"  
Schloss Ringberg, 05.09.1994

Übersicht Sonderforschungsbereich 342: Werkzeuge und Methoden für die Nutzung paralleler  
Rechnerarchitekturen  
SFB Berichtskolloquium, TU München, 08.09.1994

"Parallelisierung von Anwendungen in eng und lose gekoppelten Systemen"  
FORTWIHR Jahrestagung 1994, Universität Erlangen, 13.09.1994

"PVM in Germany and at Technical University Munich"  
First European PVM Users Group Meeting, Rom, Italien, 11.10.1994

"Programmierwerkzeuge für Parallelrechner"

Kooperationsveranstaltung, TU München/Fa. Parsytec, München, 03.11.1994

"Bewertung SPbus in SNI RM-6xx Systemen"  
SNI, Paderborn, 23.11.1994

"Architecture of Massively Parallel Systems"  
Keynote Address, Information Conference Module 3 " Massively Parallel Systems"  
Swiss National Science Foundation, Technopark Zürich, Schweiz, 29.11.1994

"Methods and Tools for the Efficient Use of Parallel Computer Architectures"  
The first Aizu International Symposium on Parallel Algorithms/Architecture Synthesis,  
Aizu-Wakamatsu, Fukushima, Japan, 15.03.1995

"A Scalable Performance Analysis Tool for Power PC Based MPP Systems"  
The first Aizu International Symposium on Parallel Algorithms/Architecture Synthesis,  
Aizu-Wakamatsu, Fukushima, Japan, 15.03.1995

"Programmierwerkzeuge für parallele und verteilte Rechensysteme",  
1. Internationales Forschungs-Forum München, 15.05.1995

"Zukünftige Rechnerarchitekturen und deren Auswirkungen auf Algorithmen",  
Gründungsworkshop "Chemie und Informatik", GMD IPSI, Darmstadt, 22.05.1995

"Informationstechnik und Technische Nutzung der Informatik, der Fachbereich 4 der GI",  
Treffen der GI-ACM-Regionalgruppe München, 21.06.1995

Leitung des Tutoriums "SMP-Systeme, Architekturen und Anwendungen",  
sowie Vorträge

- "RISC-Mikroprozessoren - die Basis"
- „SMP-Systeme auf Basis von RISC-Mikroprozessoren“

Supercomputer `95, Mannheim, 26. und 27.06.1995

"Methoden und Werkzeuge für die Nutzung paralleler Rechnerarchitekturen", HPSC 1995,  
Jülich, 11.-14.09.1995

"Tools for parallel and distributed systems", Keynote Speech, Second GMD-NEC Workshop  
on Scientific Parallel Computing,  
Schloss Birlinghoven, 11.10.1995

Future Trends in Parallel Computing, Panel Discussion, Second GMD-Nec Workshop on  
Scientific Parallel Computy,  
Schloss Birlinghoven, 12.10.1995

Entwicklungstendenzen bei RISC-Architekturen, Digital Equipment Roundtable-Gespräch  
zur 64-Bit-Technologie,  
Presseforum, München, 26.10.1995

Informatik und Anwendungen: Parallelverarbeitung in der Medizin, (eingeladener Vortrag)  
Festkolloquium: Informationsverarbeitung in der Biomedizin,  
Universität Leipzig, 24.11.1995

Werkzeuge für Parallelrechner: Technologietransfer von Basis- Software, Seminar Hochleistungsrechnen für mittelständische Unternehmen, Universität der Bundeswehr, Neubiberg, 29.11.1995

NXLib and PFSLib: The Paragon Programming model on networks of workstations, Kolloquium Intel Scalable Server Division, Portland, Oregon, USA, 1.12.1995

OMIS - An on-line Monitoring Interface Specification BOF, Supercomputing `95, San Diego, California, USA 7.12.1995

Rechnerarchitektur 2000: Perspektiven für Forschung und Lehre, Festkolloquium, TU Berlin, 13.12.1995

Methoden und Werkzeuge für die Nutzung paralleler Rechnerarchitekturen, Graduiertenkolleg, TU Dresden, 18.12.1995

On-line tools for parallel and distributed systems, IFIP WG 10.3 Workshop, Paris, Frankreich, 21.02.1996

OMIS: Eine Schnittstellenspezifikation für laufzeitorientierte Monitore und Werkzeuge zur Programmierung paralleler und verteilter Systeme, ETH Zürich, 01.04.1996

Rutime-Oriented Design Tools: A Contribution to the Standardisation of Development Environments for Parallel and Distributed Programs. Eingeladener Vortrag, 4th PASA Workshop: Parallel Systems and Algorithms, Jülich, 10.04.1996

Entwicklung und Implementierung von Algorithmen zur Lösung der Euler- und Navier-Stokes Gleichungen auf Parallelrechner. Abschlusskolloquium, DFG SPP „Strömungssimulation mit Hochleistungsrechnern“, Wissenschaftszentrum, Bonn, 22.04.1996

Vom PC zu HPC: Rechnerarchitektur 2000. Eingeladener Vortrag, Supercomputer Seminar 96, Mannheim, 22.06.1996

Podiumsdiskussion 2000: Sind wir im Jahr 2000 in Europa auf dem Gebiet HPCN noch konkurrenzfähig? Supercomputer 96, Mannheim, 22.06.1996

Monitoring Systems for Parallel and Distributed Environments. Environments and Tools for Parallel Scientific Computing III, Faverges de la Tour, Frankreich, 23.08.1996

Parallele und verteilte Architekturen für numerische Abwendungen. Sommerschule Partielle Differentialgleichungen, Numerik und Anwendungen. Forschungszentrum Jülich, 05.09.1996

Arbeitsplatz der Zukunft: PC oder Netzwerkcomputer? Podiumsdiskussion, Digital Hausmesse 1996, München, 26.09.1996

Software-Engineering methods for parallel and distributed applications in scientific computing.

International Conference on Multi-Scale Phenomena and their Simulation,  
ZIF Bielefeld, 02.10.1996

Vollständige Parallelisierung des Mehrpunkt-Randwertproblemlösers MUMUS, FORTWIHR  
II Jahrestagung 1996, TU München, 10.10.1996

Anwendung paralleler und verteilter Systeme in Industrie, Forschung und Lehre,  
Zukunftschancen für kleine und mittlere Unternehmen (KMUs) in Europa, HPCN - ein wirksames  
Instrument für KMUs zur Steigerung der Wettbewerbsfähigkeit,  
Europäisches Patentamt München, 05.11.1996

Leitung des Workshop I: Paralleles Rechnen,  
Europäisches Patentamt München, 05.11.1996

Laufzeitbeobachtung und Steuerung paralleler und verteilter Systeme,  
Kolloquium GMD FIRST, Berlin, 29.11.1996

Parallele und verteilte Architekturen für numerische Anwendungen.  
Sommerschule „Parallele Algorithmen und Rechnerarchitekturen“,  
TU Hamburg-Harburg, 03.03.1997

Entwicklungstendenzen paralleler und verteilter Rechnerarchitekturen.  
Informatik-Kolloquium, Universität Basel, Schweiz, 07.05.1997

Eine Methode zur Unterstützung von Portabilität und Interoperabilität von Entwurfswerkzeugen  
für verteilte Systeme  
Informatik-Kolloquium, Universität Rostock, 03.07.1997

Multiprozessorsysteme mit gemeinsamem Speicher  
Tutorium anlässlich der GI/ITG Fachtagung ARCS '97, Rostock, 08.09.1997

Werkzeuge und Methoden für die Nutzung paralleler und verteilter Rechnerarchitekturen  
Informatik '97, Aachen, 26.09.1997

Mikroprozessorarchitekturen im Jahr 2000  
Bayerisches Rechenzentrumsleiter-Seminar, Schärding, Österreich, 09.10.1997

Werkzeuge und Methoden für die Nutzung paralleler Rechnerarchitekturen, Übersicht  
Berichtskolloquium SFB 342, TU München, 20.10.1997

Interoperable und portable Werkzeugumgebungen für parallele und verteilte Systeme  
Informatik Kolloquium Universität Magdeburg, 22.01.1998

Massiv parallele Rechner  
Realität und Abstraktion, Gemeinsames Symposium der Fakultäten Mathematik, Informatik,  
Elektrotechnik-Informationstechnik, TU München, 02.03.1998

The Internet - A Virtual Supercomputer!?  
Invited Talk, DCW '98, "Distributed Computing on the Web", Universität Rostock, 22.06.1998

Computer auf dem Weg ins 21. Jahrhundert  
Eingeladener Vortrag, Festkolloquium „Mensch und Computer“, 60. Geburtstag Jürg Nievergelt,

ETH Zürich, Schweiz, 25.06.1998

Informationstechnik - wo bleibt der Nachwuchs?  
Eingeladener Vortrag, Konstituierende Sitzung des Arbeitskreises „Information und Telekommunikation“  
Industrie- und Handelskammer für München und Oberbayern, München, 22.09.1998

30 Jahre Computerentwicklung: Dialogsysteme und graphische Datenverarbeitung  
Vortragsreihe "Mensch-Maschine-Dialog und Computergraphik"  
Universität Karlsruhe, 15.01.1999

Architektur künftiger Parallelrechner  
Symposium "Die zukünftige Entwicklung der Hochleistungsrechner"  
Max-Planck-Institut für Plasmaphysik, Garching, 10.02.1999

Computers for the 21st Century  
Eingeladener Vortrag, Schweizerische Physikalische Gesellschaft, Bern, Schweiz, 25.02.1999

Rechnerarchitekturen der nächsten Jahre  
Eingeladener Vortrag, ZKI 8. Mitgliederversammlung, Weimar, 02.03.1999

Podiumsdiskussion "Höchstleistungsrechnen"  
3. BMBF Statustagung, HPSC '99, Bonn, 03.03.1999

Internationalisierung der TU München  
Global Challenges Conference, BMW AG, München, 25.06.1999

Zukünftige Rechnerarchitekturen: Von der Videoconsole zum Supercomputer  
Informatik Kolloquium, Medizinische Universität Lübeck, Lübeck, 07.07.1999

Parallelismus: Gestern - heute - morgen  
Informatik Kolloquium Universität Erlangen, 17.09.1999

Information und Kommunikation: Personalbedarf und Ausbildung  
Kollegentag '99 "Unternehmensstrategien für das 21. Jahrhundert", Jahrestagung des Geschäftsführerverbandes der DIHK, München, 09.10.1999

Information und Kommunikation: Förderung in München und Bayern  
Besuch der Landeshauptstadt Klagenfurt, München, 13.10.1999

PITAC Report to the President, Zusammenfassung,  
Klausurtagung, Kommission für Rechenanlagen,  
Deutsche Forschungsgemeinschaft, Bonn, 15.10.1999

Zukünftige Rechnerarchitekturen: Von der Videoconsole zum Supercomputer  
Informatik Kolloquium, Universität Salzburg, 18.10.1999

Architekturen für High Performance Computing: Trends und Entwicklung  
Vortrag und Teilnahme an Podiumsdiskussion  
Vortragsreihe "Hochleistungsrechner", ETH Zürich, 05.11.1999

Situation der Informatik

Vortrag anlässlich des Besuchs des Bayerischen Landtagsausschusses für Wissenschaft, Forschung und Kunst, TU München, 05.04.2000

Entwicklung von Information und Kommunikation im Großraum München  
Vortrag für den Beirat der Fakultät für Informatik, TU München, 17.05.2000

Gehen der Informationsgesellschaft die Arbeitskräfte aus, Themenbereich 2 "Studium"  
Anhörung der CSU Landtagsfraktion, Maximilianeum München, 25.05.2000

Greencard für ausländische Spezialisten!  
Podiumsdiskussion "Reden zwischen Himmel und Erde" Evangelische Akademie Tutzing,  
Kloster Andechs, 25.05.2000

Leading Bavarian Universities as a resource for future employees  
Go Bavaria, Stanford University, California, USA, 19.06.2000

Architekturen für das Hochleistungsrechnen: Stand und Entwicklungslinien  
Informatik Kolloquium, Institut für Teleinformatik, Universität Trier, 23.08.2000

Neue Entwicklungen der Rechnerarchitektur: Von der Spielekonsole zum Supercomputer  
Informatik Kolloquium, Universität Göttingen, 07.11.2000

Modernes Höchstleistungsrechnen in Bayern:  
Die Hitachi SR8000 und ihr technisches Umfeld  
Informatik Kolloquium, Universität Passau, 16.01.2001

Was müssen Hochschulen leisten?  
Diskussionsveranstaltung des Bayerischen Verfassungsgerichtshofes, München, 15.05.2001

Future and Perspectives of Computing  
Eingeladener Hauptvortrag, Lattice 2001  
Humboldt Universität Berlin, 20.08.2001

HPCN in Germany - a production view  
Eingeladener Hauptvortrag, APPT '01, TU Ilmenau, 17.09.2001

Wozu braucht man Supercomputer?  
Festvortrag Absolventenfeier, Fachhochschule Mannheim, 05.10.2001

Informatik-Werkzeuge für das Rechnen in Netzen  
Eingeladener Vortrag, Tag der Informatik, RWTH Aachen, 07.12.2001

Die Bedeutung der Drittmittel für die Finanzierung der Hochschulen  
Bayerischer Hochschultag 2002, Evangelische Akademie Tutzing, 25. - 27.01.02

Fit für die Karriere - Vermittlung sozialer Kompetenzen durch Hochschulen  
Union-Stiftung Saarbrücken, 24.02.2002

Entwicklungstendenzen und Bedeutung des wissenschaftlichen Hochleistungsrechnens für  
Wissenschaft und Wirtschaft  
Eingeladener Vortrag, Workshop "Wissenschaftliches Hochleistungsrechnen in Computational  
Science and Engineering", TU Darmstadt, 30.04.2002

Die virtuelle Universität  
Moderation der Podiumsdiskussion auf dem Forum TUMorrow 2002, „Virtuelle Uni – fake or future ?“,  
Technische Universität München, 14.05.2002

Innovative HPC Applications: Challenge For Software ?  
Panel, 17<sup>th</sup> International Supercomputer Conference ISC 2002,  
Heidelberg, 20.06.2002

HPC Manufacturer's Presentations, Short Product and Development Presentations  
Chairman, 17<sup>th</sup> International Supercomputer Conference ISC 2002,  
Heidelberg, 20.06.2002

GRID Computing  
Tendenzen in der Informationstechnik,  
IBM Bildungszentrum, Böblingen, 04.07.2002

Entwicklungen in der Informatik und der numerischen Mathematik im Hochleistungsrechnen,  
KONWIHR Kolloquium „Hochleistungsrechnen in Wissenschaft und Wirtschaft“,  
Universität Erlangen, 19.07.2002

E-Learning Content of Basis von XML,  
Workshopleitung Informatik 2002, 32. Jahrestagung der Gesellschaft für Informatik,  
Dortmund, 01.10.2002

Universität im Wandel: Funktion des CIO bei der grundlegenden Erneuerung der  
Geschäftsprozesse,  
23. Saarbrücker Arbeitstagung: Geschäftsmanagement,  
Universität Saarbrücken, 09.10.2002

Weiterbildung im IT-Bereich, Podiumsdiskussion Forum IT,  
Systems 2002,  
München, 16.10.2002

Informatik: Fragen und Antworten zum Studium und Arbeitsmarkt, 8. Informationsmesse für  
Gymnasiasten und Fachoberschüler,  
Bundesanstalt für Arbeit,  
Arbeitsamt München, 08.11.2002

Wozu braucht die TU München einen CIO ?,  
Tag der offenen TUM,  
2. Alumni-Forum,  
München, 23.11.2002

Entwicklung der Computertechnologie am Beispiel von Supercomputern,  
Seminar „Wissenschaftlich-technische und wirtschaftliche Zusammenarbeit zwischen Moskau  
und Bayern“,  
Moskauer Komitee für Wissenschaft und Technologie,  
Moskau, 11.03.2003

Die Zukunft des Supercomputing  
efi-Kolloquium FH Nürnberg: „Hochleistungsrechnen an Hochschulen“, eingeladener  
Gastvortrag,  
Nürnberg, 09.04.2003

Supercomputer-architectures: development and applications  
Infineon Technologies, Corporate Research CPR-Seminar,  
München, 07.05.2003

Innovative Systemarchitekturen für Wirtschaft und Wissenschaft  
Eingeladener Gastvortrag, Tag der Informatik,  
TU Dresden, 09.05.2003

HPC Manufacturers in the Hot Seat  
Chairman, 18<sup>th</sup> International Supercomputer Conference ISC 2003  
Heidelberg, 25.-27.06.2003

Off-the-Shelf Processors for HPC; Roadmaps by the Market Leaders/Summit of the High Tech  
Experts from Sun, AMD, IBM and Intel  
Chairman, 18<sup>th</sup> International Supercomputer Conference ISC 2003  
Heidelberg, 25.-27.06.2003

Off-the-Shelf Processors – a Must for HPC Systems?  
Panel Discussion, Chairman, 18<sup>th</sup> International Supercomputer Conference ISC 2003  
Heidelberg, 25.-27.06.2003

Grundlagen der Architektur von Höchstleistungsrechnern,  
KONWIHR Kurzlehrgang „Numerische Methoden zur Lösung von Ingenieurproblemen in der  
Strömungs- und Strukturmechanik“,  
TU München, 06.-09.10.2003

Podiumsdiskussion Forum IT-Trends aus Politik und Wirtschaft  
„Betriebliche IT-Ausbildung – wie sind die Perspektiven?“  
Systems 2003, Messe München, 22.10.2003

Supercomputer: schneller, größer, teurer  
Forschung live, Tag der offenen Tür, TU München, 03.10.2003

Höchstleistungsrechner in Deutschland: Architekturen und Anwendungen  
Fachseminar „Aspekte moderner Rechnerarchitekturen: Past, Present and Future!“  
TU Darmstadt, 03.11.2003

vhb – Die Virtuelle Hochschule Bayern, ein kritischer Erfahrungsbericht über 3 Jahre eLearning  
an den Hochschulen in Bayern  
Eingeladener Vortrag, 2. Multimediatag, Albert-Ludwigs-Universität Freiburg, 03.12.2003

Supercomputer-Architekturen: Trends und Anwendungen  
Kolloquium des European Media Lab, Heidelberg, 08.12.2003

ElecTUM – Aufbau einer integrierten Lern-Infrastruktur für die Technische Universität München  
LearnTEC 2004, 12. Europäischer Kongress und Fachmesse, Karlsruhe, 11.02.2004

Intel Academic Forum 2004

3 Posterpräsentationen:

- Parallel Bioinformatics: Tree of Life Computation
- elecTUM: a seamless eLearning infrastructure
- Parallel and Distributed Architectures

Barcelona (Spanien), 20.04.2004

Cooperation in Nanotechnology at the Technische Universität München

Bayern-Innovativ/VDI Fachtagung NanoEngineering, München, 10.05.2004

Performance Prediction, Analysis and Optimization of Numerical Methods on Cache+Based Computer Architectures

Tutorial (gemeinsam mit U. Rüde, M. Kowarschik, J. Weidendorfer)

ISCA 2004, München, 19.06.2004

Hot Seat Session, 19<sup>th</sup> International Supercomputer Conference ISC 2004, Sitzungsleitung  
Heidelberg, 24.06.2004

Eignungsfeststellungsverfahren: die effiziente Ausgestaltung an der Technischen Universität München

HRK Werkstatt-Gespräch „Hochschulzulassungsverfahren“,  
Bonn, 27./28.07.2004

Integriertes Informationsmanagement für die TU München: Projekt IntegraTUM,  
Universität Augsburg, 08.10.2004

Bachelor/Master – Nutzen für die Industrie-Podiumsdiskussion, Systems 2004,  
München, 22.10.2004

Auswirkung der Digitalisierung für Anzeigenblätter,  
Stärkung der Wettbewerbsfähigkeit und Brücke zu neuen Märkten  
Podiumsdiskussion und Eingangsreferat, Medientage München 2004,  
München, 22.10.2004,

Studierendenauswahl als Mittel der Qualitätssicherung, Projekt Qualitätssicherung,  
Hochschulrektorenkonferenz,  
Köln, 27.10.2004

Informationsinfrastrukturen für Hochschulen: Das Projekt IntegraTUM  
Informatik Kolloquium, Universität Clausthal-Zellerfeld, 15.12.2004

Wozu brauchen wir Supercomputer?

INI.TUM Kolloquium, Audi Forum, Ingolstadt, 18.01.2005

Computational Engineering: A European Perspective

Eingeladener Vortrag, Computational Engineering-Forschung und Lehre,  
Tagung des Forschungszentrums CE,  
TU Darmstadt, 23.02.2005

Integriertes Informationsmanagement – DFG-Projekt an der TU München  
Eingeladener Vortrag, 7. Tagung der DFN-Nutzergruppe  
Hochschulverwaltung „Auflösung von Verwaltungsgrenzen“  
Universität Braunschweig, 09.05.2005

Intel Academic Forum 2005

3 Posterpräsentationen

- electTUM: a seamless eLearning infrastructure
- Cluster computing with Infiniband
- IntegraTUM: Integrated Information Management at TU München

Gdansk, Polen, 18.05.2005

IntegraTUM: Integriertes Informationsmanagement für die TU München  
Eingeladener Vortrag, 19. DFN-Fachtagung über Kommunikationsnetze  
Düsseldorf, 20.05.2005

Future of HPC-Panel Discussion

SGIUG 2005 Conference,

München, 13. – 16.06.2005

Höchstleistungsrechnen: Stand der Technik und Bedeutung für Wirtschaft und Wissenschaft in Europa

1st Erlangen International High-End-Computing Symposium,  
Erlangen, 16.06.2005

Chairman Hot Seat Part 1, session on industrial presentations,  
International Supercomputer Conference ISC 2005,  
Heidelberg, 22.06.2005

Steps toward a European Cyberinfrastructure – the perspective from Germany,  
Invited lecture, ESF workshop “Proposal for a European Cyberinfrastructure for Atomist Simulations of Hard, Soft, and Biological Matter”,  
Rom, Italien, 12.-13.07.2005

IntegraTUM: Integriertes Informationsmanagement für die TU München  
Vortrag per Videokonferenz, Universität Hannover, 06.09.2005

Ausgleichsflächen für den Forschungsreaktor München (FRM-II)  
Transrapid Symposium München, Hanns-Seidel-Stiftung München, 09.09.2005

Von Unternehmen lernen – brauchen Hochschulen einen CIO,  
Podiumsdiskussion, Campus Innovation, Medienkontor Hamburg, 21.09.2005

IntegraTUM – Motor für eine rasante Qualitätsverbesserung  
Die digitale Zukunft der Hochschulen, Innovationspotenzial und Strukturwandel  
Zentrum für eCompetence, Arcadeon, Hagen, 05.10.2005

Wird Lernen neben Informationstechnologie ein Key Enabler für wettbewerbsfähige Organisationen?

Podiumsdiskussion, 6. Learning Management Congress, München, 12.10.2005

IntegraTUM – Change Management an der TU München  
CeC, Hagen, 26.10.2005

Bedeutung des Supercomputing für Wirtschaft und Wissenschaft  
Festvortrag 25 Jahre Informatik, FH Augsburg, 03.11.2005

Parallel Bioinformatics: Computing the Tree of Life  
Innovative Application Areas in 201X,  
Panel Discussion, Multi-Core University Research Conference  
Portland, Oregon, USA, 08.12.2005

Bachelor/Master – ein Schritt in die Zukunft  
Podiumsdiskussion Azubi- und Studientage  
Bundesagentur für Arbeit  
M.O.C. München, 31.03.2006

IntegraTUM Projektübersicht  
Begutachtung durch die Deutsche Forschungsgemeinschaft  
TU München, 24.04.2006

IntegraTUM/electTUM Project Update  
Beirat der Fakultät Informatik  
München, 04.05.2006

Das Lehrangebot der vhb - Stand und Zukunft  
Kongress: Stand und Perspektiven der vhb, Zukunft von eLearning in Bayern,  
TU München, 18.05.2006

Zukunft von eLearning an bayerischen Hochschulen  
Podiumsdiskussion, Kongress: Stand und Perspektiven der vhb, Zukunft von eLearning in  
Bayern,  
TU München, 18.05.2006

Die IuK-Strategie der TU München: IntegraTUM  
Universität Köln, 19.05.2006

Vom Bundeshöchstleistungsrechner zum Europäischen Supercomputer  
2<sup>nd</sup> Erlangen International High-End-Computing Symposium,  
Universität Erlangen  
22.06.2006

„Hot Seat Session“, Sitzungsleitung; ISC 2006:  
21<sup>st</sup> International Supercomputer Conference,  
Dresden 28.06.2006

Impact of D-Grid on Science and Industry in Germany  
BOF, 21<sup>st</sup> International Supercomputing Conference,  
Dresden, 29.06.2006

Informationsinfrastruktur der TU München: das Projekt IntegraTUM  
Konferenz „Wissensorganisation für den Bologna-Prozess“  
Wien, Österreich, 06.07.2006

Organisation des Prüfungswesens unter den Bedingungen der Studienreform,  
Podiumsdiskussion  
Tagung „Qualitätssicherung von Prüfungsverfahren – Standards und Strukturen“  
Wissenschaftszentrum Bonn, 10.07.2006

Parallelrechnen als Standardprogrammiermodell  
GI/ITG Workshop „Grand Challenges in der Technischen Informatik“, eingeladener Vortrag  
Seeon, 01.08.2006

Informationsmanagement und eLearning an der TU München: Entwurf und Aufbau der  
IntegraTUM und elecTUM-Portale  
Eingeladener Vortrag InetBib Jahrestagung  
Universität Münster, 07.09.2006

Studierendenauswahl als Mittel zur Qualitätsentwicklung: Eignungsfeststellungsverfahren an der  
TU München  
Vortrag und Teilnahme an der Podiumsdiskussion: Zulassung, Eignung und Hochschulreife -  
Recruiting und Auswahl von Studierenden  
GIBeT-Fachtagung  
TU München, 08.09.2006

High Performance Computing in the Multi-Core Era  
Keynote Presentation, Second International Conference on High Performance Computing and  
Communications HPCC-06  
München, 13.09.2006

Podiumsdiskussion eLearning: Glanz und Elend an der Hochschule  
11. Europäische Jahrestagung der Gesellschaft für Medien in der Wissenschaft  
ETH-Zürich, 21.09.2006

Integration heterogener IT-Landschaften an Hochschulen als Herausforderung erkennen  
Fachseminar Projekt Qualitätssicherung der Hochschulrektorenkonferenz für Hochschul-  
Führungskräfte und Entscheider  
Theodor Heuss Akademie, Gummersbach, 25.09.2006

Die digitale Universität – Anforderungen an Infrastruktur und Serviceeinrichtungen der  
Hochschulen  
Tagungswoche „Information als Kernkompetenz in Hochschulen“, Herbsttagung 2006 AMH, ZKI,  
DINI-Jahrestagung „Exzellenz durch Information“  
Göttingen, 27.09.2006

Podiumsdiskussion „Information als Exzellenzmerkmal“  
DINI Jahrestagung, Plenumsveranstaltung  
Göttingen, 27.09.2006

The link of TUM to entrepreneurship and economy  
Compete-Tagung „Netzwerke der wissensbasierten Ökonomie“  
Garching, 04.10.2006

TUM – die digitale Universität ?!  
Workshop IntegraTUM – elecTUM – HIS@TUM  
Kloster Baumburg, 10.10.2006

The Establishment of Elite Universities in Germany  
Seminar: The Role of Universities in the Creation of a Knowledge – Based Economy  
Committee of Regions  
Brüssel, Belgien, 12.10.2006

Podiumsdiskussion "Bayern - stark in IT"  
Bayern, Impulse für Innovationen  
Systems 2006  
Messe München, 25.10.2006

Integriertes Informationsmanagement an Hochschulen: das Projekt IntegraTUM  
18. Sitzung des IuK Fachausschusses der bayerischen Staatsregierung  
LRZ Garching, 08.11.2006

Das Projekt IntegraTUM: Übersicht und Hintergrund  
Gemeinsamer Workshop Informationsmanagement der Universität Augsburg und TU München  
LRZ Garching, 15.11.2006

Schnittstellen zwischen Wissenschaft, Wirtschaft und Politik  
Podiumsdiskussion „Regionale Vernetzung von Wissenschaft, Forschung und Wirtschaft,  
Innovationsschub für Deutschland“  
Friedrich-Ebert-Stiftung, Berlin, 17.11.2006

Bedeutung des strategischen Informationsmanagements in Hochschulen  
1. Fachkonferenz „Strategisches Informationsmanagement an Hochschulen in Österreich, der  
Schweiz und Deutschland“  
Donau-Universität Krems, Österreich, 04.12.2006

Strategisches Informationsmanagement in Hochschulen: das Projekt IntegraTUM  
Universitätslehrgang, Donau-Universität Krems, Österreich, 27.01.2007

Die Münchner Multicore Initiative MMI: Inhalte und Ziele  
1. Workshop der Münchner Multicore Initiative  
Garching, 30.01.2007

Hochleistungsrechnen im Zeitalter der Multicore-Architekturen  
Festvortrag zur feierlichen Inbetriebnahme des Chemnitzer Hochleistungs-Linux-Clusters CHiC  
TU Chemnitz, 07.02.2007

Multicore-Architekturen: wird die parallele Programmierung Standard  
Informatik Kolloquium, Universität Karlsruhe, 12.02.2007

Auf der Suche nach den Besten – Profilbildung durch Studierendenauswahl zwischen  
Massenhochschule und Elitediskussion  
Podiumsdiskussion, Hochschultag 2007, didacta  
Köln 28.02.2007

Informationsinfrastrukturen für die Digitale Universität  
Hochschultag 2007 Cebit  
Hannover, 14.03.2007

Informationsinfrastruktur der TU München: das Projekt IntegraTUM  
Architektur-Workshop Integriertes Informationsmanagement (IIM)  
Universität Karlsruhe, 27.03.2007

Informationsinfrastrukturen für die digitale Universität  
Workshop MIRO (Uni Münster) – IntegraTUM  
Garching, 23.04.2007

Weiterbildung im Hochschulbereich, Podiumsdiskussion  
Weiterbildungsmesse, M, O, C,  
München, 28.04.2007

IT-Governance an der TU München  
8. Tagung der DFN-Nutzergruppe Hochschulverwaltung: Bologna online  
Martin-Luther-Universität Halle, 07.05.2007

Das Gauss Centre for Supercomputing e. V.  
GCS-Informationstag  
Wissenschaftszentrum Berlin, 14.05.2007

Information-Structure of TU München: Project IntegraTUM  
Danish Technical University DTU, Kopenhagen, Dänemark, 15.05.2007

Technology Trends for Petascale Computing  
DEISA Symposium: Towards Petascale Computing in Europe  
München, 22.05.2007

Grid Computing – Moving from Bits to Business Value  
Distinguished Experts Panel  
10<sup>th</sup> IFIP/IEEE International Symposium on Integrated Network Management (IM 2007)  
Universität der Bundeswehr, Neubiberg, 25.05.2007

HPC Activities in the Munich Center of Computational Science  
IBM Industry Solution Lab, Hawthorne, New York, 06.06.2007

Munich Multicore Initiative  
Poster Session, Intel 12<sup>th</sup> EMEA Academic Forum  
TU Budapest, Ungarn, 13.06.2007

The Excellence Initiative at TU München  
Association for Service Management International  
AFSMI Tagung "Erfolg im Lösungsgeschäft"  
Weihenstephan, 14.06.2007

Processor and Chip Innovations,  
Hot Seat Session, Session Chair  
22<sup>nd</sup> International Supercomputing Conference  
Dresden, 28.06.2007

Europe is teaming up for Petascale Computing  
3<sup>rd</sup> Erlangen International High-End-Computing Symposium  
Erlangen, 02.07.2007

Podiumsdiskussion „Neue Steuerungsinstrumente - das Wechselspiel zwischen Autonomie und Verpflichtung“

Werkstattgespräch: Ein Jahr Hochschulreform – Erfahrungen und Erwartungen“  
Fachhochschule München, 06.07.2007

High Performance Computing in the Multi-core Area

6<sup>th</sup> International Symposium on Parallel and Distributed Computing; Invited Talk  
Hagenberg, Austria 07.07.2007

Seamless IT Infrastructure for Universities of the 21<sup>st</sup> Century

Invited Keynote Lecture, 3<sup>rd</sup> Balkan Conference in Informatics, bci '07  
Sofia, Bulgarien, 28.09.2007

Implementing Multicore Curricula – An Experience Status Report from TU München

Workshop Multicore Programming, 3<sup>rd</sup> Balkan Conference on Informatics, bci '07  
Sofia, Bulgarien, 28.09.2007

The Excellence Initiative at TU München

Workshop “Technological Innovation is the key to Economic and Social Development”  
Ev. Akademie Tutzing, 01.10.2007

IntegraTUM: Information Services and University IT Governance

Key-note address, 7<sup>th</sup> Frankfurt Scientific Symposium “Integration of Information Services into  
University Infrastructures  
Universität Frankfurt, 12.10.2007

Informationsinfrastrukturen für Hochschulen: Prozesse – Organisation – Technik

Symposium DFG-KfR: „Integriertes Informationsmanagement an deutschen Hochschulen“  
Universität Freiburg, 15.10.2007

Informationsinfrastruktur für die TU München: das Projekt IntegraTUM

Finkenau Academy, Seminarreihe IT Management: „Integriertes Campus Management: Nutzen,  
Potentiale, Herausforderungen“  
Multimedia Kontor Hamburg, 02.11.2007

2000 Jahre Architekturprinzipien: Was lernen wir von Vitruv?

sd&m Konferenz: „Bits und Steine, Architektur und Management im Großen meistern“  
Estrel Berlin, 08.11.2007

Campus Management – Technik für Bildung

Podiumsdiskussion, Financial Times Konferenz  
„Hochschul-Management“, Strategien für moderne Hochschulen  
Berlin, 12.11.2007

Scalability for Petaflops Systems

Invited keynote speech, the 7<sup>th</sup> International Symposium on Advanced Parallel Processing  
Technologies APPT '07  
Guangzhou, P R China, 22.11.2007

IT-Strategien in Hochschulen aus der Perspektive der CIOs  
Workshop "DV-Strategien in Hochschulen", Arbeitskreis Fortbildung im Sprecherkreis der  
Universitätskanzlerinnen und -kanzler  
Bauhaus Universität Weimar, 24.01.2008

Hochleistungsrechnen im Zeitalter der Multicore-Architekturen  
Rotary Club München-Ost, Neufarn, 19.02.2008

Drei Vorträge im Rahmen des Master Kurses „Wissenschafts-Management“:  
- Bedeutung des strategischen Informationsmanagements in Hochschulen, das Projekt  
IntegraTUM der Technischen Universität München  
- Campus Management in den Projekten HIS@TUM und TUMonline  
- Integriertes eLearning an der TU München – electUM und weiterführende Konzepte  
Donau-Universität Krems, Österreich, 21.02.2008

Future of HPC at LRZ, Vortrag  
und  
Panel Discussion PRACE, Podiumsdiskussion  
5<sup>th</sup> Intel EMEA HPC Roundtable 2008  
LRZ, Garching, 09./10.04.2008

Integration of IT Infrastructures for Universities  
Invited Keynote Lecture, 2<sup>nd</sup> United Conference on Information Systems UNISCON 2008  
Klagenfurt, Austria, 24.04.2008

Petaflops-Supercomputer: Von der Architektur zur Programmierung  
Bayerische Akademie der Wissenschaften  
München, 09.05.2008

IntegraTUM 2020  
Klausurtagung IntegraTUM  
Kloster Baumburg, 29.05.2008

On the Hot Seat: Grilling the Leading HPC Vendors with Tough Questions  
Co-Chair of Session VI, 23<sup>rd</sup> International Supercomputing Conference ISC '08  
Dresden, 19.06.2008

autopin: Ein Werkzeug zur automatischen Optimierung der Threadzuordnung in Multicore-  
Architekturen  
Eingeladener Vortrag: 4<sup>th</sup> Erlangen International High-End-Computing Symposium  
Erlangen, 23.06.2008

High Performance Computing Systems Architectures  
Gemeinsam mit C. Trinitis  
Advanced Computing im Rahmen der Informatik 2008  
München, 09.09.2008

Integrierte IT-Infrastrukturen für Hochschulen:  
Projekt IntegraTUM  
21. DV-Referententagung, Deutsche Forschungsgemeinschaft  
Berlin, 06.10.2008

Integriertes Informationsmanagement an der Technischen Universität München, Projekt IntegraTUM

Workshop Integriertes Informationsmanagement an Hochschulen  
Universität Göttingen, 14.10.2008

IT-Perspektiven aus Sicht der TU München: Das Projekt IntegraTUM  
Symposium IT-Perspektiven, MPI für Informatik  
Saarbrücken, 16.10.2008

Leibniz trifft Gauß: Höchstleistungsrechnen in Deutschland  
Festkolloquium, LMU  
München, 31.10.2008

Die unternehmerische Universität  
Eingeladener Festvortrag Gründerkongress Mecklenburg-Vorpommern  
Rostock, 12.11.2008

Management und IT  
Lehrgang Hochschul- und Wissenschaftsmanagement  
Donau Universität Krems, 20.03.2009

GCS und PRACE: Auf dem Weg zum europäischen Supercomputing  
22. PARS Workshop  
Parsberg, 04.06.2009

Towards an European HPC Ecosystem: GCS and PRACE-an update  
5<sup>th</sup> Erlangen International High-End-Computing Symposium  
Erlangen, 22.06.2009

Hot Seat Session 1, Sitzungsleitung  
International Supercomputing Conference ISC'09  
Hamburg, 24.06.2009

Conference Special Thursday keynote, Sitzungsleitung  
International Supercomputing Conference ISC'09  
Hamburg, 24.06.2009