

Prof. Dr. A. Bode

## **Veröffentlichungen / List of Publications**

[1] A. Bode und M. Dütting, "Computer-Unterstützter Unterricht: Probleme, Autorensprachen, Systemvergleiche, Dokumentation", Institutsbericht des Instituts für Informatik (Veröff. der Diplomarbeit), Universität Karlsruhe, 333 pp., 1972.

[2] A. Bode, "Lernersteuerung im Rechner-Gestützten Unterricht", Interner Bericht Nr. 13 der Fakultät für Informatik, Universität Karlsruhe, 52 pp., 1973.

[3] A. Bode und M. Dütting, "CUU-Didaktogramme: Kombination aus Flussdiagramm und "Inhaltsverzeichnis" - der naheliegendste Weg", In: ZeF (Zeitschrift für Erziehungswissenschaftliche Forschung), 7(2):71-82, Stuttgart, 1973.

[4] A. Bode, "LEGIS - Schüler-Handbuch für die Burroughs B6700", Institut für Informatik I, Universität Karlsruhe, 32 pp., 1974.

[5] A. Bode und H. Stever, "Rechner-Gestützter Unterricht (RGU), Entwicklung eines Lehrmediums", In: Die Schulwarte, 27(5):32-40, Villingen, 1974.

[6] A. Bode, "Learner-Control in CAI: some outlines of LEGIS", In: Proceedings of 2<sup>nd</sup> UCODI-Summer Schools, Louvain (Belgien): Learning management based on formal models of behavior and aptitudes in computer-assisted systems of instruction, Centre IMAGO, 19.-29.08.1974, pp. 43-52, 1974.

[7] A. Bode, "Lernersteuerung im RGU: Erste Erfahrungen mit LEGIS", In: Brunnstein, Häfner und Händler (eds.), Rechner-Gestützter Unterricht, 12.-14.08.1974, Hamburg, Lecture Notes in Computer Science, 17, pp. 329-337, Springer-Verlag, Berlin, Heidelberg, New York, 1974.

[8] A. Bode, "Zur Implementierung der Synchronisation bei portablen Programmsystemen", ACU-Tagung, 25./26.09.1975, Universität Stuttgart, 11pp., 1975.

[9] A. Bode, "Informationssysteme im Rechnergestützten Unterricht (RGU): Lernersteuerung mit LEGIS", In: Angewandte Informatik, 17(3):95-98, Vieweg-Verlag, Braunschweig, 1975.

[10] A. Bode, "Lernersteuerung im Rechner-Gestützten Unterricht: Entwicklung und Erprobung des Systems LEGIS", Dissertation, Fakultät für Informatik, Universität Karlsruhe, 134 pp., 1975.

[11] A. Bode und W. Schwarz, "Dialogdatenerfassung im CUU", Schriftenreihe der Forschungsgruppe CUU an der Justus Liebig Universität, Serie A, 2, pp. 17-42, Gießen, 1975.

[12] A. Bode, R. Peschke und W. Schwarz, "Das Basis-Lehrsystem, eine Hilfe zur Strukturierung und Modularisierung von APL Lehrprogrammen", Schriftenreihe der Forschungsgruppe CUU an der Justus Liebig Universität, Serie A, 2, pp. 1-16, Gießen, 1975.

[13] A. Bode, "Entwurf und Einsatz eines portablen RGU-Systems für die Lernersteuerung: LEGIS", In: Mühlbacher (ed.), GI - 5. Jahrestagung, 08.-10.10.1975, Dortmund, Lecture Notes in Computer Science, 34, pp. 611-623, Springer-Verlag, Berlin, Heidelberg, New York, 1975.

- [14] A. Bode, R. Peschke, H. Schramke und W. Schwarz, "Computerunterstütztes Propädeutikum: "Bausteine Mathematische Grundlagen"", In: GPI, Bilanz und Perspektive der Bildungstechnologie, Kurzfassung, 25, 31.03.-03.04.1976, Hamburg, 1976.
- [15] A. Bode, H. Sattler und W. Schwarz, "Anforderungen an "CUU-Umwelten" für höhere (Dialog-)Programmiersprachen", In: Angewandte Informatik, 18(12):522-526, Vieweg-Verlag, Braunschweig, 1976.
- [16] A. Bode, "Pädagogische Kriterien für den Vergleich von Programmiersprachen für die Schule", In: Doberkat (ed.), Informatik in der Schule, pp. 1-23 FEoLL, Paderborn, 1976.
- [17a] A. Bode und W. Händler, "Classification d'architectures parallèles: Introduction de la notation ECS et application au project EGPA", In: Architecture de systemes Informatiques, Support de Cours, CEE-CREST, pp. 91-110, Nice, 27.06.-08.07.1977, IRIA, ISBN 2-7261-0140-2, 1977.
- [17b] A. Bode und W. Händler, "Classification d'architectures parallèles: Introduction de la notation, ECS et application au project EGPA", In: AFCET, R. A. I. R. O. Informatique, 12(4):317-331, Paris, 1978, (Erweitere Fassung / Revised version von 17a).
- [17c] A. Bode und W. Händler, "Classification d'architectures parallèles: Introduction de la notation ECS et application au project EGPA", Arbeitsberichte des IMMD, 11, 13, pp. 22-43, Universität Erlangen-Nürnberg. 1978.
- [18] A. Bode, "Mikroprozessoren, Mikrorechner", Vorlesungsscriptum, 161 pp., IMMD III, Universität Erlangen-Nürnberg, 1978.
- [19] A. Bode, "Bitslice-Architekturen: Auswirkungen des Mangels an Kommunikationswegen auf die Struktur von Mikroprozessoren", In: NTG-Fachberichte, 62, Struktur und Betrieb von Rechensystemen, pp. 164-178, NTG/GI-Fachtagung, 15.-17.03.1978, München, VDE-Verlag, Berlin, 1978.
- [20] A. Bode, "Bitslice-Mikroprozessoren: Strukturen, Mikroprogrammierung und Emulation verschiedener Rechnerarchitekturen", In: Hilberg und Piloty (eds.), Mikroprozessoren und ihre Anwendungen II, pp. 93-108, Zweites Darmstädter Kolloquium, Oldenbourg Verlag, München, Wien, 1979.
- [21a] A. Bode und W. Händler, "Rechnerarchitektur, Grundlagen und Verfahren", 278 pp., Springer-Verlag, Berlin, Heidelberg, New York, 1980.
- [21b] A. Bode und W. Händler, "Rechnerarchitektur, Grundlagen und Verfahren", Arbeitsberichte des IMMD, 11, 19, 271 pp., Universität Erlangen-Nürnberg, 1978.
- [22] A. Bode, "Bitslice-Mikroprozessoren und Monoprocessorstrukturen", In: Remmele und Schecher (eds.), Microcomputing, pp. 11-24, 15.-24.10.1979, München, Tagung des German Chapter of ACM, III/1979, Teubner, Stuttgart, 1979.
- [23] A. Bode, "Strukturen, Mikroprogrammierung und Anwendung von Bitslice Mikroprozessoren", In: Nachrichten Elektronik, 33(10):327-332, Hüthing, Heidelberg, 1979.

[24] A. Bode, "Probleme der Emulation unkonventioneller Rechnerarchitekturen: Vertikalverarbeitung im Projekt EGPA", In: Zimmermann (ed.), Struktur und Betrieb von Rechensystemen, NTG/GI-Fachtagung 19.-21.03.1980, Kiel, pp. 138-148, Informatik Fachberichte 27, Springer-Verlag, Berlin, Heidelberg, New York, 1980.

[25] A. Bode, "Vertical processing: the emulation of associative and parallel behavior on conventional hardware", In: Sami, Thompson and Mezzalana (eds.), Microprocessor Systems: software, firmware, hardware, EUROMICRO Symposium 16.-18.09.1980, London. pp. 215-220, North-Holland Publishing Company, Amsterdam, New York, Oxford, 1980.

[26] M. Benz, A. Bode und E. Leisch, "Mikroprogrammierung", Studie Mike 83, Siemens AG, München, 1980.

[27] B. Albert, A. Bode, R. Jakob, R. Kilgenstein und M. Rathke, "Vertikalverarbeitung: Beschleunigung von Anwendungsprogrammen durch mikroprogrammierte Assoziativbefehle", In: Hauer und Seeger (eds.), Hardware für Software, Tagung des German Chapter of the ACM III/1980, 10./11.10.1979, pp. 114-123, Konstanz, Teubner, Stuttgart, 1980.

[28] A. Bode und W. Händler, "Some results on associative processing by extending a microprogrammed general purpose processor", In: 6th Workshop on Computer Architecture for Non Numerical Processing, IEEE, ACM, 09.-11.06.1991, Hyères, INRIA, ISBN 2-7261-0260-3, Domaine de Voluceau, 1981.

[29] B. Albert, A. Bode und W. Händler, "A case study in vertical migration: the implementation of a dedicated associative instruction set", In: Microprocessing and Microprogramming, 8(3):257-262, North-Holland, Amsterdam, 1981.

[30] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren", Artikelserie, In: Elektronikpraxis, 17-18, Vogel-Verlag, Würzburg, 1982, 1983.

[30a] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren Mikroprogrammierte Rechnerarchitekturen und Bitslice-Mikroprozessoren", In: Elektronikpraxis, 17(1):89-93, Vogel-Verlag, Würzburg, 1982.

[30b] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren – Das Mikroprogrammwerk", In: Elektronikpraxis, 17(2):109-112, Vogel-Verlag, Würzburg, 1982.

[30c] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Das mikroprogrammierte Rechenwerk", In: Elektronikpraxis, 17(3): 121-125, Vogel-Verlag, Würzburg, 1982.

[30d] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Die mikroprogrammierte Speicheransteuerung, Teil 1", In: Elektronikpraxis, 17(4):125-128, Vogel-Verlag, Würzburg, 1982.

[30e] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Die mikroprogrammierte Speicheransteuerung , Teil 2", In: Elektronikpraxis, 17(5):99-102, Vogel-Verlag, Würzburg, 1982.

[30f] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Das mikroprogrammierte Unterbrechungswerk, das mikroprogrammierte DMA-Werk, Teil 1", In: Elektronikpraxis, 17(6):127-129, Vogel-Verlag, Würzburg, 1982.

[30g] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Das mikroprogrammierte Unterbrechungswerk, das mikroprogrammierte DMA-Werk, Teil 2", In: Elektronikpraxis, 17(9):131-134, Vogel-Verlag, Würzburg, 1982.

[30h] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Techniken zur Leistungssteigerung: Pipelining und Parallelismus", In: Elektronikpraxis, 17(10):145-149, Vogel-Verlag, Würzburg, 1982.

[30i] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Berechnung kritischer Pfade und Dimensionierung des Systemtakts", In: Elektronikpraxis, 17(11):117-120, Vogel-Verlag, Würzburg, 1982.

[30j] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Hilfsmittel zum Entwurf: Das Bitslice-Mikroprozessor-Entwicklungssystem, Teil 1", In: Elektronikpraxis, 17(12):93-96, Vogel-Verlag, Würzburg, 1982.

[30k] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Hilfsmittel zum Entwurf: Das Bitslice-Mikroprozessor-Entwicklungssystem, Teil 2", In: Elektronikpraxis, 18(1):85-86, Vogel-Verlag, Würzburg, 1983.

[30l] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Realisierung von Rechnerstrukturen, Teil 1", In: Elektronikpraxis, 18(3):59-62, Vogel-Verlag, Würzburg, 1983.

[30m] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Realisierung von Rechnerstrukturen, Teil 2", In: Elektronikpraxis, 18(4):47-48, Vogel-Verlag, Würzburg, 1983.

[30n] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Anwendung von Bitslice-Mikroprozessoren für intelligente Controller", In: Elektronikpraxis, 18(5):57-59, Vogel-Verlag, Würzburg, 1983.

[30o] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Die Zukunft der Bitslice-Mikroprozessoren hat schon begonnen, Teil 1", In: Elektronikpraxis, 18(6):43-45, Vogel-Verlag, Würzburg, 1983.

[30p] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Die Zukunft der Bitslice-Mikroprozessoren hat schon begonnen, Teil 2", In: Elektronikpraxis, 18(7):31-33, Vogel-Verlag, Würzburg, 1983.

[30all] A. Bode und R. Kilgenstein, "Systementwurf mit Bitslice-Mikroprozessoren - Gesammelte Ausgabe / complete collection of all articles", In: ep-special, 60 pp., Vogel-Verlag, Würzburg, 1984, ISBN 3-8023-0908-1.

[31] A. Bode und W. Händler, "Rechnerarchitektur II, Strukturen", 328 pp., 164 Abb., Springer-Verlag, Heidelberg, New York, Tokyo, 1983.

[32] B. Albert und A. Bode, "Microprogrammed associative instructions: results and analysis of a case study in vertical migration", In: Proc. MICRO-16, ACM-IEEE SIGMICRO, pp. 115-121, Downingtown, PA, 1983.

- [33] B. Albert, A. Bode und J.W. Locke, "Designing with the Am29116 16-Bit Bipolar Microprocessor", volume I, 150 pp., vol. II, 150 pp., Advanced Micro Devices, Inc. Sunnyvale, California 94986, 1983, Neue und erweiterte Auflage: 1985.
- [34] A. Bode, "Mikroprogrammierung erforderlich, Bitslice Mikroprozessoren: Flexibilität und Schnelligkeit ist Trumpf", In: Markt und Technik, Rubrik Entwicklungssysteme, 24:64-69, München, 1983.
- [35] A. Bode, "Mikroarchitekturen und Mikroprogrammierung: Formale Beschreibung und Optimierung. Habilitationsschrift", Informatik-Fachberichte (Brauer, ed.) Band 82, 227 pp., Springer-Verlag, Berlin, Heidelberg, New York, Tokyo, 1984, ISBN 3-540-13380-1.
- [36] B. Albert und A. Bode, "Spezialhardware für die digitale Signalverarbeitung (DSP)", In: Markt und Technik, 26(30), München, 1984.
- [37] A. Bode, "Ein Mehrgitter/Gleitkomma-Zusatz für den Knotenprozessor eines Multiprozessors", In: Trottenberg und Wypior (eds.), Rechnerarchitekturen für die numerische Simulation auf der Basis superschneller Lösungsverfahren I, GMD-Studien 88, pp. 153-160, St. Augustin, 1984.
- [38] W. Händler, A. Bode, G. Fritsch, W. Henning und J. Volkert, "A tightly coupled and hierarchical multiprocessor architecture", In: Computer Physics Communications, 37:87-93, North-Holland, Amsterdam, 1985.
- [39] A. Bode, "Einflüsse der Hochintegration (VLSI) auf die Rechnerarchitektur", In: Maurer (ed.), Überblicke Informationsverarbeitung 85, pp. 69-97, B. I. Wissenschaftsverlag Mannheim, 1985.
- [40] A. Bode, G. Fritsch, W. Händler, W. Henning, F. Hofmann und J. Volkert, "Multigrid oriented computer architecture", In: Degroot (ed.), Proceedings of the 1985 International Conference on Parallel Processing, pp. 89-95, Chicago, IEEE Computer Society Press, 1985.
- [41] A. Bode, G. Fritsch, W. Henning und J. Volkert, "High performance multiprocessor systems for numerical simulation", In: Proceedings First International Conference on Supercomputing Systems, pp. 460-467, St. Charles, FA, IEEE Computer Society Press, 1985.
- [42] A. Bode, G. Fritsch, W. Händler, W. Henning und J. Volkert, "A highly parallel architecture based on a distributed shared memory", In: Reijns und Barton (eds.), Highly parallel computers, pp. 19-28, North-Holland, Amsterdam, 1987.
- [43] A. Bode und W. Seidl, "Multiprocessor Algorithms and Architecture", In: Proceedings Algorithmy '87 (Invited Paper), pp. 28-35, Strbske Pleso, CSSR, 1987.
- [44] A. Bode und W. Karl, "Effiziente Implementierung strömungsmechanischer Gleichungen auf mikroprogrammierbaren Multiprozessorsystemen", PARS-Workshop, Jülich, In: PARS Mitteilungen, 4:122-131, 1987.
- [45] A. Bode, "Vom Bitslice zum Supermini, Mikroprogrammierbare ICs und ihre Einsatzmöglichkeiten", In: Markt und Technik, 36:26-32, 1987.6

- [46] A. Bode und W. Karl, "Lösung strömungsmechanischer Gleichungen auf mikroprogrammierbaren Multiprozessorsystemen", In: Ecker (ed.), Workshop über Parallelverarbeitung, Lessach, Österreich, Informatik-Bericht 88/3, pp. 34-48, TU Clausthal, 1988.
- [47] A. Bode, "Stichwörter zum Fachgebiet: Rechnerarchitektur und Hardware", In: Weinerth und Sautler (eds.), Valvo Lexikon Elektronik und Mikroelektronik, VDI-Verlag, Düsseldorf, 1989, 2. Auflage, 1992.
- [48] A. Bode (ed.), "RISC-Architekturen, Systeme, Optimierende Compiler, Anwendungen, Leistungsmessung", Reihe Informatik, Band 60, 341 pp., BI-Verlag, Mannheim, 1988.
- [49] A. Bode und R. Q. Feitosa, "Bewertung von Speicherkonzepten für Multiprozessorsysteme", In: it, 30(2):139-148, 1988.
- [50] A. Bode, G. Fritsch, W. Händler und J. Volkert, "Erlanger Multiprozessor-Systeme", In: Chip plus, 3:13-17, 1988.
- [51] A. Bode, "Rechnerarchitekturen und Rechnerkategorien", In: Kurbel und Strunz (eds.), Handbuch der Wirtschaftsinformatik, pp. 877-892, C. E. Poeschel Verlag, Stuttgart, 1990.
- [52] A. Bode, "Neue Herausforderungen an Rechnerarchitektur und Systemsoftware (Editorial)", In: HP Novum, p. 3, Nov/Dez 1988.
- [53] A. Bode, "Rechnerarchitekturtrends: RISC und Parallelverarbeitung", In: Computerworld Schweiz, Nr. 45, 07.11.1988, pp. 13-17, 1988.
- [54] A. Bode, "Parallel Computers for enhanced Performance and Reliability", In: Frank K., Kessler M. (eds.), Quantitative Spectroscopy in Tissue, pp. 80-83, pmi-Verlag, Frankfurt, 1992.
- [55] A. Bode, "RISC-Architekturen: Modeerscheinung oder geniales Konzept?", In: ct, Magazin für Computertechnik, 6, pp. 118-129, Verlag Heinz Heise, Hannover, 1989.
- [56] A. Bode, "Programming Hypercube Systems", In: Proc. 7th Workshop Speedup on Massively Parallel Systems, Speedup Vol. 3, Nr. 1, pp. 11-16, Bern, November 1989.
- [57] A. Bode, "Datenflussrechner: Alternative zur Von-Neumann-Architektur", In: ct, Magazin für Computertechnik, 11, pp. 316-322, Verlag Heinz Heise, Hannover 1989.
- [58] A. Bode, "RISC und UNIX: Erfolgsgaranten für Workstations", In: Färber (ed.), UNIX, State of the Art 7, pp. 79-89, Oldenbourg-Verlag, München, 1990.
- [59] A. Bode, "Automatische Parallelisierung sequentieller Programme in VLIW-Architekturen", In: ct, Magazin für Computertechnik, 3, pp. 232-235, Verlag Heinz Heise, Hannover, 1990.
- [60] A. Bode, "Schritt in neue Leistungsbereiche", In: Markt und Technik, 26, p. 54, Juni, 1989.
- [61] A. Bode, "Parallelstrukturen in Computern", In: MM, Maschinenmarkt, 41, pp. 114-118, Vogel Verlag, Würzburg, 1990.
- [62] A. Bode, "Developments in Distributed Memory Architectures", In: Microsystem '90 (Invited Paper), pp. 16-21, Bratislava, CSSR, 1990.

- [63] A. Bode, "Stichwörter zum Fachgebiet Rechnerarchitektur und Hardware", In: Lexikon Informatik und Kommunikationstechnik, VDI-Verlag, Düsseldorf, 1990.
- [64] A. Bode, "Höchstleistung auf dem Chip: RISC-Architekturen", In: Computerwoche, 17(20):26-29, Mai 1990.
- [65] T. Bemmerl und A. Bode, "Komfortable und effiziente Programmierung bei der Nutzung von Multiprozessoren", In: PASA-Workshop Parallele Systeme und Algorithmen, (hektographierte Proceedings), Frankfurt, April 1990.
- [66] A. Bode, "Performance Measurement for Load Balancing Strategies in Multiprocessor Systems (Abstract)", In: Proc. Workshop Computer Architecture and Performance, IBFI (Dagstuhl), 18.-20.06.1990.
- [67] A. Bode, "Tools for parallel software development", In: Bhatkar, Basu, Purohit und Rege (eds.), Frontiers in Parallel Computing (Invited Paper), pp. 87-96, Narosa Publishing House, New Dehli, 1990.
- [68] T. Bemmerl, A. Bode, O. Hansen und T. Ludwig, "A testbed for dynamic loadbalancing on distributed Memory Multiprocessors", ESPRIT Projekt 2701 PUMA (Parallel Universal Message Passing Architecture), Working Paper, TU München, August 1990.
- [69a] T. Bemmerl, und A. Bode, "An Intergrated Environment for Programming Distributed Memory Multiprocessors", In: A. Bode (ed.), Distributed Memory Computing, pp. 130-142, Springer-Verlag, Berlin, 1991, LNCS Vol. 487.
- [69b] T. Bemmerl und A. Bode, "An Intergrated Environment for Programming Distributed Memory Multiprocessors", In: Intel Supercomputer User's Group Annual User's Conference, pp. 195-207, Dallas, Texas, 1991.
- [70a] A. Bode, "RISC-Mikroprozessoren: Status und Zukunft", In: Bender (ed.), Proc. RISC'90, pp. 1-10, Karlsruhe, 1990.
- [70b] A. Bode, "Architektur spricht für RISC - die Kompatibilität aber für CISC", In: Computerwoche, CeBIT heute, pp. 29-33, 13.03.1991.
- [71] A. Bode (ed.), "RISC-Architekturen, Systeme, optimierende Compiler, Anwendungen, Leistungsmessung, Parallelismus", Reihe Informatik, Band 60, 525 pp., BI Wissenschaftsverlag, Mannheim, Wien, Zürich, 2., Überarbeitete und erweiterte Auflage, 1990.
- [72] A. Bode, "Architektur von RISC- und CISC-Prozessoren und ihr Einsatz in Workstations", In: Proc. Workstations, Architekturen, Anwendungen und Entwicklungstrends, pp. 21-30, Hagen, 1991.
- [73] H. J. Beier, T. Bemmerl, A. Bode et al., "TOPSYS, Tools for Parallel Systems", SFB-Bericht 342/9/90 A, 160 pp., Institut für Informatik, TU München, 1990.
- [74] T. Bemmerl, A. Bode, P. Braun, O. Hansen, P. Luksch und R. Wismüller, "TOPSYS, Tools for Parallel Systems, User's overview and user's manuals", SFB-Bericht 342/25/90 A, 151 pp., Institut für Informatik, TU München, 1990.

- [75] T. Bemmerl, A. Bode und T. Ludwig, "Parallelisierung komplexer Anwendungen auf dem iPSC/2, iPSC/860 mit Hilfe der Werkzeugumgebung TOPSYS", In: Tagungsbericht KepSY (Konzepte und Einsatz paralleler Systeme), GMD Nr. 523, April 1991.
- [76] T. Bemmerl, A. Bode, T. Ludwig und S. Tritscher, "MMK - Multiprocessor Multitasking Kernel, User's guide und user's reference manual", SFB-Bericht 342/26/90 A, 94 pp., Institut für Informatik, TU München, 1990.
- [77] A. Bode, "Programmiersprachen und RISC-Architekturen", In: Proc. 1 Europ. Software-Festival, München, 1991.
- [78] A. Bode, "Load Balancing in Distributed Memory Multiprocessors", In: Monaco und Negrini (eds.), Proceedings COMP EURO 91 (Invited Paper), Advanced Computer Technology, reliable systems and applications, pp. 131-132, Bologna, Mai 1991.
- [79] A. Bode, "Lastausgleich in Parallelrechnersystemen", In: Schwärtzel (ed.), Angewandte Informatik und Software, pp. 9-17, Springer-Verlag, 1991.
- [80] A. Bode, "RISC und offene Systeme, Die reale Welt der Systeme ist komplexer als Marketingsprüche", In: Computerwoche, 18(23):41, Juni 1991.
- [81] A. Bode, "Stichwörter zum Fachgebiet: Rechnerarchitektur und Hardware", In: E. Schröder (ed.), Lexikon Mess- und Automatisierungstechnik, VDI-Verlag, Düsseldorf, 1992.
- [82] T. Bemmerl, A. Bode, P. Braun, O. Hansen, T. Treml und R. Wismüller, "The Design and Implementation of TOPSYS", SFB-Bericht 342/16/91 A, 267 pp., Institut für Informatik, TU München, Juli 1991.
- [83] A. Bode, "Französische Elite-Unis als Chance für deutsche Studenten," In: Computerwoche, 18(45):77, Verlag IDG, München, 1991.
- [84] A. Bode, M. Lenke, T. Michl und S. Wagner, "Development and Implementation of Algorithms solving the Euler and Navier Stokes Equations on Parallel Computers", In: GAMM-Workshop: Analytical and Numerical Methods for the Navier-Stokes Equation, Magdeburg, 1991.
- [85] S. Baker, H. J. Beier, T. Bemmerl, A. Bode et al., "TOPSYS - Tools for Parallel Systems, Artikelsammlung", SFB-Bericht 342/13/91 A, 310 pp., Institut für Informatik, TU München, Juni 1991, 2. erweiterte Auflage.
- [86] A. Bode, "RISC-Architekturen: Entstehung, Architekturmerkmale, Klassen", FU Hagen, 1992.
- [87] A. Bode, "RISC und Parallelismus", FU Hagen, 1992.
- [88] T. Bemmerl, A. Bode, P. Braun und T. Ludwig, "Research within the TOPSYS Project: Visualization and Load-Balancing (abstract)", In: Technology Focus Conference 1992, p. 235, Timberline Lodge, Oregon, 1992.
- [89] A. Bode, M. Lenke, T. Michl und S. Wagner, "Implicit EULER Solver on Alliant FX/2800 and Intel iPSC/860 multiprocessors", In: Hirschel (ed.), Flow Simulation with high performance computers, Notes on Numerical Fluid Mechanics NNFM Vol. 38, pp. 41-55, Vieweg-Verlag, 1993.

- [90] A. Bode, "Parallelrechneranwendungen - eine Herausforderung", Editorial in Parallel Link, p. 2, Fa. Parsytec, Aachen, August 1992.
- [91] A. Bode, "TU Munich user report", In: Intel Supercomputer User News, 3(3):9, 1992, Beaverton, Oregon.
- [92] A. Bode, "Tools for Parallel Systems, Update on Project TOPSYS", In: Proceedings Intel Supercomputer Users Group 1992 Annual Meeting, pp. 169-195, Dallas, Texas, 1992.
- [93] A. Bode, "Tools for Parallel Systems - an update on TOPSYS", In: Proceedings Intel Supercomputer Users Group 1992 European Meeting, pp. 91-94, Lyon, Frankreich, 1992.
- [94] A. Bode und P. Braun, "Visualization of Message Passing Parallel Programs with the TOPSYS Parallel Programming Environment", In: G. Kotsis und G. Haring (eds.), Proc. of Workshop on monitoring and Visualization of Parallel Processing Systems, pp. 97-118, Moravany nad Váhom, CSFR, Elsevier, Amsterdam, 1993.
- [95] A. Bode und H. Wedeking (eds.), "Parallelrechner: Theorie, Hardware, Software, Anwendung", SFB-Bericht 342/2/92 B, 39 pp., Institut für Informatik, TU München, 1992.
- [96] T. Michl, S. Wagner, M. Lenke und A. Bode, "Flux Formulation and Performance of an Implicit Navier-Stokes Solver on an Intel iPSC/860 Multiprocessor", In: G. Bader, R. Rannacher und G. Wittmann (eds.), Proceedings GAMM workshop: Parallel Solution Methods for Differential Equations, pp. Mi1-Mi21, Heidelberg, 1992.
- [97] A. Bode, "Methods and Tools for the Use of Parallel Computer Architectures", In: P. P. Spies (ed.), Proceeding Euro-Arch '93, München, pp. 627-635, Berlin, Springer-Verlag, 1993.
- [98] A. Bode, "Jumbos in der Sackgasse? Günstiger Rechnen mit Multiprozessoren", In: Sonderreihe Forschung in Bayern, volume 6, pp. 48-49, München, 1993.
- [99] A. Bode und P. Braun, "VISTOP - Visualization Tool for Parallel Systems", Proceedings of Visual Aspects of Man-Machine-Systems VAMMS '93, Rokytnice nad Jizerou, Tschechische Republik, 24.-28.03.1993, Ellis Horwood, 1993.
- [100] A. Bode und W. Grass, "Ein Partner stellt sich vor", In: Editorial, it+ti, Vol. 35, 1, pp. 4-7, Oldenbourg-Verlag, München, 1993.
- [101] A. Bode, "Parallelrechner für die Strömungsberechnung", ASC, Technical Report ASCG/TR-93-03, In: G. Scheuerer (ed.) Proc. 1st TASCow User Conference, Rottach-Egern, 1993.
- [102] A. Bode, "Workstation-Architekturen und Parallelismus", In: APS 93 Arbeitsplatz-rechensysteme (ed.), Tavangarian, Bähring, pp. 1-6, Hagen, VDE-Verlag, 1993.
- [103] T. Michl, S. Maier, S. Wagner, M. Lenke und A. Bode, "Dataparallel Navier-Stokes Solutions on Different Multiprocessors", In: Power, Brebbia (eds.), Applications of Supercomputers in Engineering III, pp. 263-277, Elsevier, 1993.
- [104] T. Michl, S. Maier, S. Wagner, M. Lenke, A. Bode, H. Babovsky, H. Daniels und A. Peter, "The Parallel Implementation of NSFLEX on an IBM RS/6000 Custer", In: 26<sup>th</sup> International

Symposium on Automotive Technology and Automation (ISATA 26). Dedicated Conference on: Supercomputer Applications in the Automotive Industries, pp. 289-296, Aachen, 13.-17.09.1993.

[105] A. Bode, "Parallel processing at TU Munich, activity update", In: Proceedings Intel European Supercomputer User's Group (ESUG) Meeting, pp. 138-146, München, 1993.

[106] A. Bode, "CFD on Parallel Machines, Part I", In: Friedrich (ed.), 2nd SPACE COURSE on Low Earth Orbit Transportation, volume 1, pp. 10-1 bis 10-13, München, 1993.

[107] T. Michl, S. Wagner, M. Lenke und A. Bode, "A Dataparallel Implicit 3-D Navier-Stokes Solver on Different Multiprocessors", In: A. Ecer, I. Hauser, P. Leca und I. Periant (eds.), Parallel Computational Fluid Dynamics, pp. 133-140, Amsterdam, Elsevier Science, 1995.

[108] A. Bode und F. Hoffmann, "Informatik in den neuen Bundesländern", In: it+ti, Oldenbourg-Verlag, München, 35(6):53-55, 1993.

[109] G. Stellner, A. Bode, S. Lamberts und T. Ludwig, "Simulating a Paragon XP/S on a Network of Workstations", In: Proc. Intel Supercomputer Users Group Meeting, pp. 77-88, Conference St. Louis, 1993.

[110] A. Bode, "Parallel Computer Architectures for Numerical Applications", In: Griebel und Zenger (eds.), Numerical Simulation in Science and Engineering, Notes on Numerical Fluid Mechanics, volume 48, pp. 7-18, Vieweg Verlag, 1994.

[111] M. Lenke, A. Bode, T. Michl und S. Wagner, "NSFLEX 90-A 3-D Euler and Navier-Stokes Solver in Fortran 90", In: Wagner (ed.), Flow Simulation on Parallel Systems, Braunschweig, NNFN, Vieweg Verlag, 1994.

[112] T. Michl, S. Wagner, M. Lenke und A. Bode, "Big Computations with a 3-D Parallel Navier-Stokes Solver on Different Multiprocessors", In: Wagner (ed.), Computational Fluid Dynamics on Parallel Systems, 1995 NNFN 50, pp. 157-166, Vieweg, Braunschweig, 1995.

[113] G. Stellner, M. Schumann, S. Lamberts, T. Ludwig, A. Bode, M. Kiehl und R. Mehlhorn, "Developing Multicomputer Applications on Networks of Workstations Using NXLib", Technical Report, 64 pp., SFB-Bericht 342/17/93 A, TU München, Dezember 1993.

[114] T. Michl, S. Maier, S. Wagner, M. Lenke und A. Bode, "The Parallel Implementation of a 3-D Navier-Stokes Solver on Intel Multiprocessor Systems", In: Speedup, 7(2):19-23, 1993, CSCS, Manno, Schweiz.

[115] G. Stellner, A. Bode, S. Lamberts und T. Ludwig, "Developing Applications for Multicomputer Systems on Workstations Clusters", In: W. Gentsch und U. Harms (eds.), High-Performance Computing and Networking, volume II, pp. 286-292, Springer LNCS, Vol. 797, 1994.

[116] S. Lamberts, G. Stellner, A. Bode und T. Ludwig, "Paragon Parallel Programming Environment on Sun Workstations", In: Proceedings Sun User Group 11th Annual Conference, pp. 87-98, San José, 1994.

[117] G. Stellner, A. Bode, S. Lamberts und T. Ludwig, "Emulating a PARAGON XP/S on a Network of Workstations", In: Proc. IFIP WP 10.3 Working Conference on Programming Environments for Massively Parallel Distributed Computers, pp. 41-1 bis 41-7, preprints, 1994.

- [118] M. Schumann, G. Stellner, S. Lamberts, M. Kiehl, R. Mehrhorn, T. Ludwig und A. Bode, "Parallel Multiple Shooting on Paragon XP/S, IPSC/860 and clusters of workstations, Aims, Porting Efforts and Performance Evaluation", In: Proceedings Intel Supercomputer Users Group 1994 Annual North America Users Conference, pp. 90-97, San Diego, 1994.
- [119] A. Bode, "Gesellschaft für Informatik, Fachbereich 4 - Informationstechnik und technische Nutzung der Informatik - Kooperationsangebote", In: Softwareentwicklung in der Chemie, 8. CIC-Jahrestagung, 1994.
- [120] A. Bode, "In der Debatte über CISC oder RISC zählt nicht bloß Technik", In: Computerwoche, 21(15):32, 1994.
- [121] A. Bode und M. Lenke, "Methoden zur Leistungssteigerung von "real world" Simulationsanwendungen in der Luft- und Raumfahrt für das technisch-wissenschaftliche Hochleistungsrechnen", In: Jahrbuch 1994, Band I., pp. 465-474, Bonn, Deutsche Gesellschaft für Luft- und Raumfahrt-Lilienthal-Obert, 1994.
- [122] A. Bode, "Parallelrechnerarchitektur", In: Zilahi-Szabo (ed.), Kleines Lexikon der Informatik, pp. 419-421, Oldenbourg Verlag, 1995.
- [123] A. Bode, "Parallel Program Performance Analysis and Visualization", In: Dongarra und Tourancheau (eds.), Environments and Tools for Parallel Scientific Computing, SIAM, pp. 245-253, Philadelphia, 1994.
- [124] A. Bode, "Parallelarbeit vernetzter Workstations: Hardware und Software", In: Großpietsch, Hofestädt und Steigner (eds.), Parallele Datenverarbeitung im Verbund von Hochleistungs-Workstations, Fachberichte, Koblenz, 1994.
- [125] A. Bode, "Rechnerarchitektur: 16 Stichwörter", In: Strube G. (ed.), Wörterbuch der Kognitionswissenschaft, Verlag Klett-Cotta, 1996.
- [126] M. Lenke, S. Rathmayer, A. Bode, T. Michl und S. Wagner, "Parallelization with a real-world CFD application on different parallel architectures", In: H. Power und C. A. Brebbia (eds.), High-performance Computing in Engineering, volume 2, pp. 119-166, Southampton, Boston, Computational Mechanics Publications, 1995.
- [127a] A. Bode, "Mikroprozessoren: Technologie und Architektur", In: Computerwoche, 21(29):33-34, 1994.
- [127b] A. Bode, "Mikroprozessoren: Technologie und Architektur", Abdruck in Sonderdruck Digital in der Presse, pp. 21-21, 1994.
- [128] A. Bode, "Klassifikation paralleler Architekturen", In: Waldschmidt (ed.), Parallelrechner: Architekturen, Systeme, Werkzeuge, pp. 11-40, Teubner Verlag, 1994.
- [129] A. Bode, "Werkzeuge zur Entwicklung paralleler Programme", In: Waldschmidt (ed.), Parallelrechner: Architekturen, Systeme, Werkzeuge, pp. 517-562, Teubner Verlag, 1994.
- [130] A. Bode und W. Karl, "Architektur und Technologie von Mikroprozessoren", In: it+ti, Oldenbourg-Verlag, München, 37(10):7-12, Januar 1995.

- [131] A. Bode und T. Ludwig, "PVM in Germany and at Technical University Munich", In: First European PVM Users Group Meeting, Rom, IBM ECSE, 1994.
- [132] A. Bode, "Methods and Tools for the Efficient Use of Parallel Computer Architectures", In: N. Mirenkow, Q.-P. Gu, S. Peng und S. Sedukhin (eds.), Proc. of The First Aizu International Symposium on Parallel Algorithms/Architecture Synthesis, pp. 74-77, Los Alamitos, Washington, Brüssel, Tokyo, IEEE Computer Society Press, 1995.
- [133] A. Bode und W. Karl, "Analyse der Systembus-Architektur der Systemfamilie RM600 in Bezug auf Leistungsfähigkeit und Eignung für ausgewählte kommerzielle Anwendungen", SNI, Interner Bericht, 1994.
- [134] A. Bode und W. Karl, "Performance Analysis of SPbus for Systems SNI RM600 for Commercial Applications, Comparative Study with other Vendor Busses", TU München, Interner Bericht, 1994.
- [135] G. Stellner, A. Bode, S. Lamberts und T. Ludwig, "NXLib - A Parallel Programming Environment for Workstation Clusters", In: C. Halatsis, D. Maritsas, G. Philokyprov und S. Theodoridis (eds.), PARLE '94 Parallel Architectures and Languages Europe, pp. 745-748, Vol. 817, Springer LNCS, 1994.
- [136] A. Bode, "Anwender wesentlich konservativer als Informatikforschung", In: Informatik-Spektrum, 18(1):45-46, 1995.
- [137] A. Bode, "Rechnerarchitektur: 190 Stichwörter", In: Broy M., Spaniol O. (eds.), Lexikon Informatik und Kommunikationstechnik, Springer-Verlag, 2. Auflage, 1999.
- [138a] A. Bode, J. Krammer, T. Ludwig, M. Oberhuber und R. Wismüller, "Parallel Debugging and Performance Analysis Tools", In: Knopp, Schreiber, Czeck und Dowbiggin (eds.), PowerXplorer User Report, 1st edition, pp. 157-161, Universität Düsseldorf, 1995.
- [138b] A. Bode, J. Krammer, T. Ludwig, M. Oberhuber und R. Wismüller, "Parallel Debugging and Performance Analysis Tools", In: Knopp, Schreiber, Czeck und Dowbiggin (eds.), PowerXplorer User Report, 2nd edition, pp. 233-237, Universität Düsseldorf, 1995.
- [139] F. Munz, S. Nekolla, T. Ludwig, S. Ziegler, D. Schad und A. Bode, "A parallel reconstruction tool for PET data using penalized weighted least square algorithm (PWLS)", In: JNM, The Journal of Nuclear Medicine, volume 37, 5, pp. 154-155, Denver, 1996.
- [140] A. Bode, S. Lamberts und C. Röder, "PFSLib-Using Intel's parallel I/O interface on coupled workstations", In: Intel's European Supercomputer Users Group Meeting, Rennes, 1995, <http://www.irisa.fr/EXTERNE/cmp:/EISUG95/proc.html>, <ftp://ftp.irisa.fr/local/CMPI/EISUG95>.
- [141a] A. Bode, "Die HP-Intel-Allianz: Chips für das nächste Jahrtausend (Teil 1)", In: Computerwoche, 22(29):23-24, 1995.
- [141b] A. Bode, "Die HP-Intel-Allianz: Chips für das nächste Jahrtausend (Teil 2)", In: Computerwoche, 22(30):24, 1995.
- [142] A. Bode, "Methoden und Werkzeuge für die Nutzung paralleler Rechnerarchitekturen", In: Wolf G. und Krahl R. (eds.), HPSC 1995, Statustagung des BMBF, pp. 367-378, DLR, 1995.

- [143] T. Ludwig, R. Wismüller, R. Borgeest, S. Lamberts, C. Röder, G. Stellner und A. Bode, "THE TOOLS-SET - An Integrated Tool Environment for PVM", In: Dongarra, Gengler, Tourancheau und Vigouroux (eds.), Proceedings of EuroPVM '95, Technical Report No 95-02, pp. 17-19, ENS Lyon, LIP, 1995.
- [144] M. Lenke, A. Bode, T. Michl und S. Wagner, "On the Performance Enhancements of a CFD Algorithm in High Performance Computing", In: E. Hirschel (ed.), Flow Simulation with High-Performance Computers II, NNFM Vol. 52, pp. 64-86, Vieweg Verlag, 1996.
- [145] A. Bode, "Alpha Server - Die Datenbank - Rekordmaschine", In: Digital Magazin, München, 1:15-17, Januar 1996.
- [146] T. Ludwig, R. Wismüller, V. Sunderam und A. Bode, "OMIS On-line Monitoring Interface Specification", Technical Report, 78 pp., TUM-I9609, SFB-Bericht 342/05/96 A, TU München, 1996.
- [147] A. Bode, "Vom PC zu HPC: Rechnerarchitektur 2000", In: Meuer (ed.), Supercomputer '96: Anwendungen, Architekturen, Trends, pp. 172-180, München, K. G. Saur Verlag, 1996.
- [148] A. Bode, "Podiumsdiskussion 2000: Sind wir im Jahr 2000 in Europa auf dem Gebiet HPCN noch konkurrenzfähig?", In: Meuer (ed.), Supercomputer '96: Anwendungen, Architekturen, Trends, pp. 226-229, München, K. G. Saur, Verlag, 1996.
- [149] A. Bode, "Run-Time Oriented Design Tools: a Contribution to the Standardization of Development Environments for Parallel and Distributed Programs", In: Hoßfeld, Maehle und Mayr (eds.), PASA '97, Parallel Systems and Algorithms, pp. 1-12, Singapore, World Scientific, 1997.
- [150] A. Bode, "Parallele und verteilte Architekturen für numerische Anwendungen", In: Nagel (ed.): Partielle Differentialgleichungen, Numerik und Anwendungen, pp. 195-204, Jülich, 1996.
- [151] S. Lamberts, T. Ludwig, C. Röder und A. Bode, "PFSLib - A File System for Parallel Programming Environments", In: Technical Report, 80 pp., SFB-Bericht Nr. 342/10/96A, TUM-I9619, München, 1996.
- [152] S. Ziegler, F. Munz, D. Schad, S. Nekolla, T. Ludwig, A. Bode, E. Stadler und M. Schwaiger, "Realization of Iterative Reconstruction and Data Analysis on a Workstation Cluster - Experiences in a Clinical Setting (abstract)", Stockholm, ECAT Technical User Meeting, p. A-22, 1996.
- [153] A. Bode, "Prozessoren", In: Rechenberg, Pomberger (eds.), Informatik-Handbuch, pp. 209-238, Carl Hanser Verlag, München, 1997.
- [154] T. Ludwig, R. Wismüller, M. Oberhuber und A. Bode, "An Open Interface for the On-line Monitoring of Parallel and Distributed Programs", In: The International Journal of Supercomputer Applications and High Performance Computing, Vol. 11, 2, pp. 160-174, Sage Science Press, Thousand Oaks, CA, 1997.
- [155] A. Bode, "Graphik- und Arbeitsplatzrechner: Stand und Alternativen", In: CAD/CAM Report, Dressler Verlag, Heidelberg, 16, Nr. 3:70-74, 1997.

- [156] R. Wismüller, T. Ludwig, A. Bode, R. Borgeest, S. Lamberts, M. Oberhuber, C. Röder und G. Stellner, "The TOOL-SET project: Towards an Integrated Tool Environment for Parallel Programming", In: De and Grosspietsch and Steiger (eds.): APPT '97, Advanced Parallel Processing Technologies, pp. 9-16, Koblenz, Fölbach Verlag, 1997.
- [157] A. Bode, "Software Engineering Methods for Parallel and Distributed Applications in Scientific Computing", In: Karsch, Monien und Satz (eds.), Multiscale Phenomena and Their Simulation, pp. 267-271, Singapore, World Scientific, 1997.
- [158] T. Ludwig, R. Wismüller, V. Sunderam und A. Bode, "OMIS-On-line Monitoring Interface Specification Version 2.0", LRR-TUM Series Vol. 9, 136 pp., Shaker Verlag, Aachen, 1997.
- [159] A. Bode und J. Dongarra, "Performance Evaluation and Prediction: Euro-Par '97", In: C. Lengauer, M. Griebel und S. Gorlatch (eds.), Parallel Processing, Springer-Verlag LNCS, Vol. 1300, pp. 969-970, Passau, 1997.
- [160] A. Bode, "Werkzeuge und Methoden für die Nutzung paralleler und verteilter Rechnerarchitekturen", In: Jarke, Pasedach, Pohl (eds.): Informatik '97, Aachen, Springer-Verlag, Informatik aktuell, pp. 155-163, 1997.
- [161] M. Oberhuber, S. Rathmayer und A. Bode, "Tuning Parallel Programs with Computational Steering and Controlled Execution", In: H. EL-REWINI (ed.), Proc. of HICSS- 31, Vol. VII, pp. 157-166, Kohala Coast, IEEE Computer Society, Hawaii, Januar 1998.
- [162] M. Dauelsberg, F. Durst, L. Kadinski, Y. Makarov, G. Strauch, H. Jürgensen, T. Schiekofer, M. Griebel, A. Bode, P. Luksch und M. May, "PAR-CVD: Entwicklung leistungs-fähiger paralleler Berechnungsverfahren zur Untersuchung und Optimierung von CVD-Prozessen", In: Krahl, Wolf (eds.), HPSC '97, Paralleles Höchstleistungsrechnen und seine Anwendungen, DLR, pp. 123-135, Berlin, 1997.
- [163] F. Munz, T. Stephan, U. Maier, T. Ludwig, A. Bode, S. Ziegler, S. Nekolla, P. Bartenstein und M. Schwaiger, "Improved Functional Imaging through Network Based Parallel Processing", In: D. K. Panda, C. B. Stunkel (eds.): Network - Based Parallel Computers, LNCS Vol. 1362, pp. 88-97, Springer-Verlag, 1998.
- [164] C. Röder, T. Ludwig und A. Bode, "NSR - A Tool for Load Measurement in Heterogeneous Environments", In: A. Bode, A. Ganz et al (eds.): Anwendungsbezogene Lastverteilung ALV'98, TUM-I9806, SFB-Bericht 342/01/98 A, pp. 134-144, München, 1998.
- [165] F. Munz, T. Stephan, U. Maier, T. Ludwig, A. Bode, S. Ziegler, S. Nekolla, P. Bartenstein und M. Schwaiger, "NOW Based Parallel Reconstruction of Functional Images", Proc. IPPS/SPDP 1998, pp. 210-214, IEEE Computer Society, Orlando, USA, 1998.
- [166] U. Maier, I. Zoraja, A. Bode und P. Slapnicar, "Resource Management in Message Passing Environments", Journal of Computing and Information Technology, CIT, Vol. 9, Nr. 1 pp. 43 – 54, Zagreb, 2001
- [167] A. Bode, "Neue Architekturen für Mikroprozessoren", In: Spektrum der Wissenschaft, Heft 5/2000, pp. 26-33, Heidelberg, 2000.

- [168] A. Hoekstra und A. Bode, "High Performance Computing and Networking Europe 1997, Guest Editorial", In: A. Hoekstra and A. Bode (eds.), Special Issue HPCN '97 FGCSEVI13 (4-5), pp. 247-249, North Holland, 1998.
- [169a] A. Bode, "Künstliche Welten im Supercomputer", In: Natur und Wissenschaft, Frankfurter Allgemeine Zeitung Nr. 178, pp. N 3, 04.08.1999.
- [169b] "Supercomputer: die Erschaffung künstlicher Welten", in K. Urban, G. Paul (eds.): "Physik im Wandel", Rotbach Verlag, pp. 97-114, Hamburg, 2000.
- [170] A. Bode und R. Vollmar, "Nachruf auf Prof. em. Dr. rer. nat . Dr. h. c. Dr. h. c. Wolfgang Händler", Informatik Spektrum, Vol 21, pp. 91-92, 1998.
- [171] F. Munz, V. Cunningham, M. May, S. Ziegler, S. Nekolla, M. Schwaiger, T. Ludwig, A. Bode und P. Bartenstein, "Parallel Spectral Analysis", In: Neuro Image Journal, Vol. 7, Nr. 4, pp. A29, 1998.
- [172] T. Ludwig, R. Wismüller und A. Bode, "Interoperable Tools Based on OMIS", In: Proc. 2nd SIGMETRICS Symposium on Parallel and Distributed Tools SPDT '98, pp. 155, ACM Press, Welches, OR, 1998.
- [173] C. Röder, T. Ludwig und A. Bode, "Flexible Status Measurement in Heterogeneous Environments", 1998 International Conference on Parallel and Distributed Processing Techniques and Applications PDPTA '98, Las Vegas, 1998.
- [174] A. Bode, "The Internet - A Virtual Supercomputer", In: H. Unger (ed.), "Distributed Computing on the Web, DCW '98", pp. 1-7, appendix, Univ. of Rostock Press, ISSN 0233-0784, Rostock, 1998.
- [175] C. Röder, T. Ludwig und A. Bode, "Configurable Load Measurement in Heterogeneous Workstation Clusters", In: Pritchard D., Reeve J., Euro-Par '98, Parallel Processing, LNCS Vol. 1470, pp. 193-205, Springer-Verlag, Berlin, 1998.
- [176] U. Maier, P. Luksch und A. Bode, "Experiences with the SEMPA Resource Manager for Real World Scientific Computing in Networks of Workstation", In: Parallel and Distributed Computing Practices, Vol. 2, Nr. 2, pp. 165-173, Nova Science Publishers, 1999
- [177] F. Munz, T. Ludwig, S. Ziegler, P. Bartenstein, M. Schwaiger und A. Bode, "Performance Assessment of Parallel Spectral Analysis: Towards a Practical Performance Model for Parallel Medical Applications", In: P. Sloat, M. Bubak, A. Hoekstra, B. Hertzberger (eds.): High Performance Computing and Networking, HPCN '99, pp. 430-439, Springer-Verlag LNCS Vol. 1593, 1999. Best paper award!
- [178] A. Bode, "Informatik-Spektrum: Sprachrohr der Informatik", Editorial, Informatik-Spektrum, 22, 1, p. 1, Springer-Verlag, Heidelberg, 1999.
- [179] A. Bode, "Editorial, Informatik-Spektrum, 22, 3, p. 1, Springer-Verlag, Heidelberg, 1999.
- [180] A. Bode, "Fehlertoleranz", In: Pomberger, Rechenberg (eds.): Handbuch der Informatik, 2. Auflage, Hanser Verlag, 1999.

- [181] A. Bode, "Existenzgründerseminar an der Technischen Universität München", In: Beiträge zur Hochschulforschung, Themenheft Selbständigkeit von Hochschulabsolventen, Heft 2, 1999, pp. 121-129, München, 1999.
- [182] F. Munz, T. Ludwig, S. Ziegler, P. Bartenstein, M. Schwaiger und A. Bode, "Kinetic Analysis of Functional Images: The Case for a Practical Approach to Performance Prediction", In: C. Polychronopoulos, K. Joe, A. Fukuda, S. Tomita (eds.): High Performance Computing, ISHPC '99, Kyoto, Japan, pp. 169-180, LNCS Vol. 1615, Springer Verlag, Berlin, 1999.
- [183] G. Rackl, I. Zoraja, A. Bode, , "Distributed Object Computing: Concepts and Trends", In: N. Rozic, D. Begusic, I. Pavelin, B. Burmaz (eds.): SoftCOM'99, pp. 121-132, FESB-Split, Kroatien, 1999.
- [184] F. Munz, T. Ludwig, A. Bode, S. Ziegler, M. Schwaiger: "Effiziente Scheduling-Algorithmen für datenparallele Anwendungen der funktionellen medizinischen Bildgebung auf NOWs", In: A. Horsch, T. Lehmann (Hrsg.): "Bildverarbeitung für die Medizin 2000: Algorithmen-Systeme-Anwendungen", pp. 403-407, Springer Verlag Berlin, 2000.
- [185] A. Bode, "Zukunft multimedial?", Editorial, Informatik Spektrum, 23, 4, p. 1, Springer-Verlag, Heidelberg, 2000.
- [186] A. Bode, W. Karl, T. Ludwig, R. Wismüller: "Monitoring Technologies for Parallel On-Line Tools" In: A. Bode (ed.) SFB 342 Final Colloquium: Methods and Tools for the Efficient Use of Parallel Systems, pp. 1-29, TU München, 2000.
- [187] A. Bode: "Sind Informatiker patent?", Editorial Informatik Spektrum Vol. 24, 1, pp.1, Springer Verlag, 2001
- [188] A. Bode: "Die Spende als Keimzelle für Firmengründung" Meorum 3/01, Bitkom, pp. 54, Hannover, 2001
- [189] A. Bode: "Informatikstatistiken" Editorial Informatik Spektrum, Vol. 24, 4/2001, pp. 191, Springer Verlag, 2001
- [190] A. Bode: "Informatik-Staatstragend?" Editorial Informatik Spektrum, 05/2001, pp. 277 , Springer Verlag, 2001
- [191] A. Bode: „25 Jahre Informatik-Spektrum“, Editorial Informatik Spektrum, 01/2002, pp. 1, Springer Verlag, 2002-11-22
- [192] A. Bode: „Benimm dich! Gute Manieren für beruflichen Erfolg“, Karriereführer Informationstechnologie, 5. Jahrgang, 2002/2003, p.64, Schirmer Verlag Köln, 2002
- [193] A. Bode: „Rechnerarchitekturen und Prozessoren“, In: G. Pomberger, P. Rechenberg: „Informatik-Handbuch“, 3. Auflage, pp.297-324, Carl-Hanser-Verlag München 2002
- [194] A. Bode, H. Hellwagner: „Leistungsbewertung und Fehlertoleranz“, In: G. Pomberger, R. Rechenberg: „Informatik-Handbuch“, 3. Auflage, pp. 407-424, Carl-Hanser-Verlag München 2002

[195] A. Bode: „Die Bedeutung der Drittmittel für die Finanzierung der Hochschulen“, In: Beiträge zur Hochschulforschung, Heft 2/2002, pp. 106-110, Bayrisches Staatsinstitut für Hochschulforschung und Hochschulplanung, München, 2002

[196] H. C. Mayr, A. Bode, K. Dittrich: “Informatik-Spektrum goes Switzerland”, Editorial Informatik Spektrum 03/2002, pp. 175, Springer Verlag 2002

[197] A. Bode, G. Brenner, F. Durst, F. Rüde: „Mehr Wissen aus Digitalen Welten“ In: Zukunft im Brennpunkt, Hrsg.: Arbeitsgemeinschaft der Bayerischen Forschungsverbände, pp. 62-65, München 2002

[198] A. Bode  
Universität im Wandel: die Rolle des CIO bei der Erneuerung der Prozesse  
In: IM, Information Management und Consulting, Vol. 17, Sonderausgabe, pp. 43-47, Saarbrücken 2002

[199] A. Bode  
Informatik: Katastrophe oder Normalisierung ?  
Editorial Informatik Spektrum 05/2002, pp. 329  
Springer Verlag 2002

[200] W. Ludwig, O. Struck, R. Westram, L. Richter, H. Meier, Yadhakumar, A. Buchner, T. Lai, S. Steppi, G. Jobb, W. Förster, I. Brettske, S. Gerber, A. Ginhart, O. Gross, S. Grumann, S. Hermann, R. Jost, A. König, T. Liss, R. Lüßmann, M. May, B. Nonhoff, B. Reichel, R. Strehlow, A. Stamatakis, N. Stuckmann, A. Vilbig, M. Lemke, T. Ludwig, A. Bode, K.-H. Schleifer  
ARB: a software environment for sequence data  
Submitted to: Nucleic Acids Research, Oxford University Press, 2002

[201] A. Bode, H. Engesser  
25 Jahre Informatik-Spektrum  
Editorial Informatik Spektrum 06/2002, pp. 409  
Springer Verlag 2002

[202a] R. Wismüller, T. Ludwig, W. Karl, A. Bode  
Monitoring Concepts for Parallel Systems – An Evolution towards Interoperable Tool Environments  
In: Parallel and Distributed Computing Practices Vol. 4, Nr. 3, pp. 227-244,  
Nova Science Publishers, New York, Sept. 2001

[202b] Th. Ludwig, B. Miller (eds.): On-Line Monitoring Systems and Computer Tool Interoperability,  
pp. 1-21, Nova Science Publishers, New York, 2003

[203] O. Pochayevets, A. Bode, H. Eichele  
Efficient Implementation of a Hybrid Dataflow Machine on Shared Memory Symmetric Multiprocessors  
In: 1-st International Conference Advanced Computer Systems and Networks; Design and Application, pp. 86-90, ISBN 966-533-316-9  
Lviv, Ukraine, 24. – 26.09.2003

[204] H. Meier, A. Krause, M. Kräutner, A. Bode  
Development and implementation of a parallel algorithm for the fast design of oligonucleotide probe sets for diagnostic DNA microarrays  
In: Concurrency and Computation: Practice and Experience, Vol. 16, pp. 873-893,  
John Wiley and sons, New York, 2004

[205] H. Meier und A. Bode, „Dem Geheimnis des Lebens auf der Spur“,  
In: „Zukunft im Brennpunkt“, Hrsg.: Arbeitsgemeinschaft der Bayerischen Forschungsverbände,  
Band 2, pp. 33-38, München 2003

[206] S. Vassiliadis, N. Dimopoulos, J.-F. Collard und A. Bode, Parallel Computer Architecture and Instruction Level Parallelism,  
In: Kosch, Böszörményi, Hellwagner (Eds.)  
Euro-Par 2003, Parallel Processing, pp. 541-542, LNCS 2790,  
Springer Verlag Berlin, 2003

[207] C. Trinitis, A. Bode, Parallel Computing with Clusters : Simulation of Electric Fields,  
submitted to: Parallel Processing Letters, World Scientific Publishing Company, 2004

[208] A. Bode, Informatik zwischen Vision und Illusion,  
Editorial Informatik Spektrum 06/2003 p. 395, Springer Verlag 2003

[209] A. Bode, Informationssysteme, Wissensmanagement, Sicherheit und fallbasiertes Schließen,  
Editorial Informatik Spektrum 03/2003, p. 165, Springer Verlag 2003

weitere Editorials Informatik Spektrum:

03/2004, p. 225 „Wandert die Informatik aus?“

04/2004, p. 309 „F. L. Bauer 80“

01/2005, p. 1 „Wer gewinnt durch Offshoring?“

04/2005 p. 269, A. Bode, M. Broy, D. Taubner, „Software auf dem Weg zur Industrialisierung“

01/2006 p. 1 „Optimismus im Jahr der Informatik 2006“

06/2006 p. 393 „Informatik als Dienstleister für Geschäftsprozesse“

03/2007 p. 125 „Softwareindustrialisierung: Auf dem Wege zum Qualitätsmanagement“

04/2007 p. 237/8 „Monopole in der Informatik“

[210] A. Bode, E. Kelp, P. Maier, S. Rathmayer,  
DESIC – Die Management Plattform für  $\langle ML \rangle^3$  Module  
In: D. Tavangarian, U. Lucke (Hrsg.): Structured eLearning: Wissenswerkstatt Rechensysteme,  
pp. 123-132, Universität Rostock, ISBN 3-860009-267-7, 2004

[211] A. Bode  
Eignungsfeststellungsverfahren an der Technischen Universität München  
In: Qualität messen – Qualität managen, Leistungsparameter in der Hochschulentwicklung,  
Beiträge zur Hochschulpolitik  
Heft 6/2005, pp. 284-290, A. Hopbach, V. Chalvet (Hrsg.)  
ISBN 3-938738-03-0, HRK, 2005

- [212] A. Bode  
IntegraTUM: Integriertes Informationsmanagement an der TU München  
In: PIK Praxis der Informationsverarbeitung und Kommunikation, Vol. 28 Nr. 3, pp. 165-168  
K. G. Saur Verlag, München 2005
- [213] A. Bode  
Integriertes Informationsmanagement für Hochschulen: das Projekt IntegraTUM  
In: Knop, Haverkamp, Jessen (eds.): „Heute schon das Morgen sehen, 19. DFN Arbeitstagung über Kommunikationsnetze“  
Gesellschaft für Informatik, LNI-P73, pp. 41-49, Bonn 2005
- [214] A. Bode  
Reform der deutschen Hochschullandschaft: Sind wir fit für den globalen Wettbewerb?  
In: Wirtschaftsinformatik 47 (2005), pp. 467-469,  
Vieweg Verlag, Wiesbaden, 2005
- [215] A. Bode, W. Hillebrandt, Th. Lippert  
Petaflop-Computing mit Standort Deutschland im europäischen Forschungsraum, Bedarf und Perspektiven aus Sicht der computergestützten Natur- und Ingenieurwissenschaft „Scientific Case“ im Auftrag des BMBF,  
Bonn 2005
- [216] A. Bode  
Rechnerarchitektur und Prozessoren  
In: Informatik Handbuch, 4. Auflage, P. Rechenberg, G. Pomberger (eds.), pp. 335-362,  
Carl Hanser Verlag, München 2006
- [217] A. Bode, H. Hellwagner  
Leistungsbewertung und Fehlertoleranz  
In: Informatik Handbuch, 4. Auflage, P. Rechenberg, G. Promberger (eds.), pp. 445-474,  
Carl Hanser Verlag, München 2006
- [218] G. Balatchandirane, M. Blasgen, A. Bode, C. House, M. Kenney, V. Mansingh, G. Marklund, B. Shah, T. Umezawa  
The Country Perspective  
In: Globalization and Offshoring of Software, A Report of ACM Job Migration Task Force, W. Aspray, F. Mayadas, M. Vardi (Eds.), pp. 3-1 to 3-33  
<http://www.acm.org/globalizationreport/>  
New York, 2006
- [219] A. Aggarwal, F. Allen, S. Andriole, A. Arora, W. Aspray, G. Balatchandrine, A. Bode, M. Kenney, G. Marklund, F. Mayadas, P. Mertens, R. Schnabel, S. Zweben  
Education  
In: Globalization and Offshoring of Software, A Report of ACM Job Migration Task Force, W. Aspray, F. Mayadas, M. Vardi (Eds.), pp. 7-1 to 7-41  
<http://www.acm.org/globalizationreport/>  
New York, 2006

- [220] R. Wismüller, H. Mehammed, M. Gerndt, A. Bode  
Performance Monitoring and Analysis for the Grid  
In: B. Di Martino, J. Dongarra, A. Hoisie, L. T. Yang, H. Zima (eds);  
Engineering the Grid, pp. 251 – 268, American Scientific Publishers, Stevenson Ranch USA,  
ISBN 1-58883-038-1, 2006
- [221] A. Bode, P. Mertens  
Globalization and Offshoring of Software  
In: Informatik-Spektrum, Vol. 29, Nr. 3 pp. 171-173  
Springer Verlag, Heidelberg 2006
- [222] A. Bode, C. Zenger  
Höchstleistungsrechnen im LRZ und sein Umfeld  
In: Akademie Aktuell, Zeitschrift der Bayerischen Akademie der Wissenschaften, Heft 17,  
02/2006, pp. 38-39, ISBN 1436-753X, München 2006
- [223] A. Bode  
Multicore-Architekturen  
In: Informatik-Spektrum, Vol. 29, Nr. 5 pp. 349-352,  
Springer Verlag, Heidelberg 2006
- [224] A. Bode  
Softwareentwicklung: Aufgaben für die Hochschulen  
In: Wirtschaftsinformatik, Vol. 49, Sonderheft 2007, pp. 141  
Vieweg Verlag, Wiesbaden 2007
- [225] W. Aspray, A. Bode, M. Y. Vardi  
The Report of the ACM Job Migration Task Force  
Interview, In: Wirtschaftsinformatik, Vol. 49, Sonderheft 2007, pp. 133-134  
Vieweg Verlag, Wiesbaden 2007
- [226] A. Bode  
Die digitale Universität – Anforderungen an Infrastruktur und Serviceeinrichtungen der  
Hochschulen  
In: Bibliothek, Forschung und Praxis, Vol. 31, Nr. 1, pp. 37-41, ISSN 0341-4183  
K. G. Saur Verlag, München 2007
- [227] A. Bode, R. Borgeest, H. Pongratz  
The ICT Strategy of the Technische Universität München  
Proceedings EUNIS 2007, abstract p. 79,  
Desnos Epelboin, Grenoble 2007  
Vollversion: <http://www.eunis.org/events/congresses/eunis2007/CD/pdf/papers/p174.pdf>
- [228] A. Bode  
High Performance Computing in the Multicore Area  
ISPDC 2007, 6<sup>th</sup> International Symposium on Parallel and Distributed Computing, Linz, pp. 13  
IEEE Comp. Society, Hagenberg, Austria, 2007

- [229] A. Bode  
 Neue Spitzenstellung im Höchstleistungsrechnen  
 In: Akademie Aktuell, Zeitschrift der Bayerischen Akademie der Wissenschaften, Heft 02/2007,  
 pp. 4 – 5  
 München 2007
- [230] A. Bode  
 Seamless IT-Infrastructure for Universities of the 21<sup>th</sup> Century  
 In: Conference Proceedings 3<sup>rd</sup> Balkan Conference in Informatics  
 Boyanov, K; Nikolov, R; Nikolova, I.; Nisheva, M. (eds.)  
 Demetra Ltd., pp. 27 -28, 2007  
 ISBN 978-954-9526-41-7
- [231] A. Bode  
 Scalability for Petaflops Systems  
 In: Parallel Processing Technologies; Xu, Zhan, Cao, Liu (eds.)  
 Springer Verlag, LNCS 4847, p. 1, 2007
- [232] F. L. Bauer, A. Bode  
 Zum 75. Geburtstag von Roland Bulirsch  
 In: Akademie Aktuell, 04/2007, pp. 42-43,  
 Bayerische Akademie der Wissenschaften, München, 2007
- [233] M. Walter, M. Siegle, A. Bode  
 OpenSESAME – the simple but extensive, structured availability modeling environment  
 In: Reliability Engineering and System Safety Vol. 93 (2008), pp. 835-851,  
 Elsevier ISSN 0951-8320, 2008
- [x-234] A. Bode, S. Rathmayer, R. Borgeest, H. Pongratz  
 Die E-Strategie der Technischen Universität München  
 In: J. Stratmann, M. Kerres (Hrsg.): E-Strategy, Strategisches Informationsmanagement für  
 Forschung und Lehre, Medien in der Wissenschaft, Band 46, pp. 43-60  
 Waxmann Verlag, Münster 2008  
 ISSN 1434-3436
- [x-235] K. A. Kuhn, A. Knoll, H.-W. Mewes, M. Schwaiger, A. Bode, M. Broy, H. Daniel, H.  
 Feussner, R. Gradinger, H. Hauner, H. Höfler, B. Holzmann, A. Horsch, A. Kemper, H. Krcmar,  
 E. F. Kochs, R. Lange, R. Leidl, U. Mansmann, E. W. Mayr, T. Meitinger, M. Molls, N. Navab, F.  
 Nüsslin, C. Peschel, M. Reiser, J. Ring, E. J. Rummeny, J. Schlichter, R. Schmid, H. E.  
 Wichmann, S. Ziegler  
 Informatics and Medicine, From Molecules to Populations  
 In: Methods of Information in Medicine 2008; 47; 283-295  
 Schattauer GmbH, ISSN 0026-1270, 2008
- [x-236] A. Bode  
 Über "Die Zukunft der Computer-Technologie" von H. Kaufmann  
 In: it, Information Technology, 6/2008, pp. 400-401  
 Oldenbourg Verlag, ISSN 1611-2776, 2008

[x-237] R. Borgeest, A. Bode

Die Konsolidierung der luk Infrastruktur der TUM im Projekt IntegraTUM

In: Praxis der Informationsverarbeitung und Kommunikation,  
PIK 32 (2009) 1, pp. 7-15, KG. Saar Verlag, ISSN 0930-5157, 2009

[2-238) A. Bode, C. Trinitis

Computer Hardware Development as a Basis for Numerical Simulation

In: E.H. Hirschel et al (eds.): 100 Vol of Notes on Num. Fluid Mech., NNFM 100, pp 473-480,  
Springer Verlag Berlin, ISBN 978-3-540-70904-9, 2009